

Önálló labor és diplomaterv beszámoló

Időpont: 2014. december 10. SZERDA

Helyszín: IE 225.

Elnök: Tóth Csaba

Idő	Név	Tantárgy	Cím	Konzulens
14:00 - 14:15	Fekete Tamás	BSc Önálló labor	A/D-k CAN buszra illesztése	Tóth Csaba
14:15 - 14:30	Emri Balázs	MSc Önálló labor	Optikai kézmozdulat érzékelő	Benesóczky Zoltán
14:30 - 14:45	Szekeres Balázs	MSc Diplomatervezés 1	LED mátrix kijelző	Benesóczky Zoltán

Időpont: 2014. december 11. CSÜTÖRTÖK

Helyszín: DSP Labor IE 317.

Elnök: Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Parragh Viktor	BSc Önálló labor	Kézremegés objektív minősítése szenzorok segítségével	Dabóczy Tamás
8:45 - 9:00	Rubics Vilmos	MSc Önálló labor 2	Lebegőpontos kerekítési hibákat szimuláló program tesztelése	Kollár István
9:00 - 9:15	Molnár Péter	MSc Önálló labor 2	Digitális audio dekódoló alkalmazás fejlesztése DSP-n	Orosz György
9:15 - 9:35	Borszuk Judit	MSc Önálló labor 1	TRF6900 FSK rádiós egység adójának és vevőjének automatizált vizsgálata	Krébesz Tamás
9:35 - 9:50	Vincze Zsolt	MSc Diplomatervezés 1	Alternatív energiaforrású töltőrendszer fejlesztése automata beágyazott mérőrendszerhez	Krébesz Tamás
9:50 - 10:05	SZÜNET			
10:05 - 10:20	Horváth Kristóf	MSc Önálló labor 2	Logaritmusos felbontású szűrők kvantálási jelenségeinek vizsgálata	Bank Balázs
10:20 - 10:35	Fülöp Krisztián	BSc Önálló labor	Dobpad és dobszintetizátor megvalósítása	Bank Balázs
10:35 - 10:50	Pirkó Balázs	MSc Önálló labor 1	Zenefelvételek automatikus akkordfelismerése	Bank Balázs

Időpont: 2014. december 12. PÉNTEK

Helyszín: IE 225.

Elnök: Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Kovács Kristóf András	MSc Önálló labor 2	Raspberry-PI alapú mobil platform továbbfejlesztése	Kovácsházy Tamás
8:45 - 9:00	Rébék Gábor	MSc Diplomatervezés 1	AUTOSAR architektúra bevezetése a COM stackre fókuszálva	Kovácsházy Tamás
9:00 - 9:15	Bojtor István	MSc Önálló labor 2	Qt Bluetooth alkalmazás fejlesztés Beaglebone Black kártyára	Naszály Gábor

Időpont: 2014. december 15. HÉTFŐ

Helyszín: IE 225.

Elnök: Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Erős Péter	MSc Önálló labor	Hőmérséklet adagyűjtő grafikus LCD kijelzővel	Benesóczky Zoltán
8:30 - 8:45	Schulcz Attila	MSc Önálló labor 1	Repülőmodell fedélzeti elektronikájának fejlesztése	Kovácsházy Tamás
8:45 - 9:00	Sásdi Krisztián	MSc Önálló labor 1	Wi-Fi alkalmazása "Smart Home" környezetben	Kovácsházy Tamás
9:00 - 9:15	Bauman-Nagy István	MSc Önálló labor 1	Elektronikai alkatrészek részletes termikus szimulációja (hővezetés, konvekció, hőszugárzás)	Kovácsházy Tamás
9:15 - 9:30	Horváth Marcell	MSc Önálló labor 1	Nagykapacitású MLCC kondenzátorok élettartam vizsgálata	Kovácsházy Tamás
9:30 - 9:45	Nyitrai Andor	MSc Önálló labor 2	Teszttorony tervezése autóiipari vezérlőhöz	Scherer Balázs
9:45 - 10:00	Solymosi Áron	MSc Önálló labor 2	BLDC motor tesztkörnyezetének és mezőorientált szabályozásának megtervezése	Scherer Balázs
10:00 - 10:15	Talabér Gábor	MSc Önálló labor 2	ABS és ESP rendszerek HIL szimulációba való integrálásának vizsgálata	Scherer Balázs
10:15 - 10:30	SZÜNET			
10:30 - 10:45	Pauló Rozália	MSc Önálló labor 1	Az elektromos infrarefektor vezérlés és az világítás vezérlés	Scherer Balázs
10:45 - 11:00	Csávás Bálint	MSc Önálló labor 2	Tesztrendszer tervezése a Hyundai Budapest számára	Scherer Balázs
11:00 - 11:15	Bankó Barnabás	MSc Diplomatervezés 1	Kézműszer tervezése CAN hálózati hibakereséshez	Scherer Balázs
11:15 - 11:30	Rajnai Viktor	MSc Önálló labor 2 (AUT)	EKG készülék és Android/iOS alapú mobiltelefonok bluetooth kommunikációja hagyományos / Low Energy bluetooth modulal	Erdős Csanád
11:30 - 11:45	Nagy Erika	MSc Önálló labor 2	Sugázmérő detektor illesztése LabVIEW környezetbe	Naszály Gábor
11:45 - 12:00	Góczán Bence Dávid	MSc Önálló labor 2	Magaslégköri ballon kamera képének feldolgozása	Naszály Gábor
12:00 - 12:15	Gál Balázs	MSc Önálló labor 2	Funkciófejlesztés CAN alapú diagnosztikai szoftverhez	Naszály Gábor
12:15 - 12:30	Szabó Viktor	MSc Diplomatervezés 1	Elosztott mérő és beavatkozó rendszer tervezése vasúti környezetben – központi adatfeldolgozó modul	Naszály Gábor

Időpont: 2014. december 15. HÉTFŐ
Helyszín: ThyssenKrupp Presta Hungary Kft.
Elnök: Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
13:00 - 13:15	Hegy Balázs	MSc Diplomatervezés 1	AUTOSAR hálózatmenedzsment demonstrációs projekt fejlesztése	Balogh András
13:15 - 13:30	Veres Gábor	MSc Diplomatervezés 1	AUTOSAR TCP/IP verem megvalósítása	Balogh András
13:30 - 13:45	Horváth Gergely	MSc Diplomatervezés 1	Autonóm autómódell fejlesztése	Balogh András
13:45 - 14:00	Pour Benedek	MSc Önálló labor 1	Kommunikációs interfész megvalósítása EVLS ECU környezetben	Kádár László
14:00 - 14:15	Ferenczy Márton	BSc Önálló labor	?	Balogh András

Időpont: 2014. december 16. KEDD
Helyszín: FPGA Labor IE 321.
Elnök: -

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Pécsi Gergely	MSc Önálló labor 2	Általános Debugger logika JTAG interfészen	Fehér Béla
8:30 - 8:45	Szabó Gábor	MSc Önálló labor 2	FPGA alapú JTAG periféria	Fehér Béla
8:45 - 9:00	Elek Zoltán	MSc Önálló labor 1	FPGA alapú Android SmartTV fejlesztése	Wacha Gábor
9:00 - 9:15	Tóth Tibor	MSc Önálló labor 2	FPGA alapú Android demo platform fejlesztése	Wacha Gábor
9:15 - 9:30	Fényes Imre	MSc Önálló labor 2	?	Raikovich Tamás
9:30 - 9:45	Bodnár Tibor	MSc Önálló labor 2	Real-time Ethernet	Raikovich Tamás
9:45 - 10:00	Bauer Tamás	MSc Önálló labor 2	JTAG – Ericsson	Lazányi János
10:00 - 10:15			SZÜNET	
10:15 - 10:30	Bucsi Andor	MSc Diplomatervezés 1	UEFI alapú memóriatesztelés	Lazányi János
10:30 - 10:45	Papp Balázs	MSc Önálló labor 2	3D grafika - szegmentáló	Szántó Péter
10:45 - 11:00	Balogh Márton	MSc Önálló labor 2	3D grafika - Z buffer input pipeline	Szántó Péter
11:00 - 11:15	Szeifert Dániel	MSc Önálló labor 2	HEVC dekóder	Szántó Péter
11:15 - 11:30	Zay János	MSc Diplomatervezés 1	HLS - video scaler	Szántó Péter
11:30 - 11:45	Hoffmann Márk	MSc Önálló labor 1	UVM alapú soros interfész verifikáció	Fehér Béla