

Önálló labor és diplomaterv beszámolók

Időpont: 2013. december 12. CSÜTÖRTÖK

Helyszín: DSP Labor IE 317.

Elnök: Bank Balázs

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Ambrits Dániel	MSc Önálló labor 2	Audio szűrők kerekítési hatásai	Bank Balázs
8:30 - 8:45	Fülöp Tibor	MSc Diplomatervezés 1	Többcsatornás teremhang-kiegyenlítés a kislekfrekvenciás tartományban	Bank Balázs
8:45 - 9:00	Gyenes Bálint	MSc Önálló labor 2	Digitális adatátviteli rendszer vizsgálata és megvalósítása PXI platformon	Krébesz Tamás
9:00 - 9:15	Vincze Zsolt	MSc Önálló labor 1	Geoelektro-geofizikai monitoring rendszerhez mérésvezérlő SW fejlesztése	Krébesz Tamás
9:15 - 9:30	Balassa Gábor	MSc Önálló labor 1	Nemlineáris rendszerek vizsgálata Volterra sorokkal	Dobrowiecki Tadeusz
9:30 - 9:45	Vadász István	MSc Önálló labor 1	Vasúti súlymérő áramkör tesztelése tesztkártya tervezése	Sujbert László
9:45 - 10:00	SZÜNET			
10:00 - 10:15	Csengeri Bálint	MSc Önálló labor 1	Vasúti kerékhibák hatásának mechanikai és akusztikai vizsgálata	Orosz György
10:15 - 10:30	Simon Tibor	MSc Önálló labor 2	Általános interfész illesztése jelfeldolgozó processzorhoz	Orosz György
10:30 - 10:45	Szekeres Balázs Tamás	MSc Önálló labor 1	Autonóm robot építése a Robonaut versenyre	Orosz György
10:45 - 11:00	Magyar Bálint	MSc Diplomatervezés 1	Analóg frontend készítése szoftverrádióhoz	Orosz György
11:00 - 11:15	Frenyó Péter	MSc Önálló labor 2	Pingponglabda megfigyelése akusztikus jelek alapján	Orosz György

Időpont: 2013. december 12. CSÜTÖRTÖK

Helyszín: IE 225.

Elnök: Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
13:00 - 13:15	Havas Zoltán József	MSc Diplomatervezés 1	Mozgás monitorozásának lehetőségei otthoni környezetben	Erdős Csanád
13:15 - 13:30	Tóth Írisz	MSc Önálló labor 2	Menedzsment kártya szerverekbe	Kovácsházy Tamás
13:30 - 13:45	Kovács Gábor	MSc Önálló labor 2	Szoftverfejlesztés EKG készülék grafikus interfészéhez	Tóth Csaba
13:45 - 14:00	Makó Balázs	MSc Diplomatervezés 1	Nagy biztonságú autóiipari beágyazott rendszer fejlesztése	Tóth Csaba
14:00 - 14:15	Ráfi Péter	MSc Diplomatervezés 1	PCB sugárzás mérő	Naszály Gábor
14:15 - 14:30	Szucher Krisztián	MSc Diplomatervezés 2	Viselhető szenzorrendszer fejlesztése mobil alkalmazásokhoz	Dabóczi Tamás
14:30 - 14:45	Martonosi Tamás	MSc Önálló labor 2	Reszinkronizációs terápia utánkövetése és optimalizálása noninvazív haemodinamikai mérések felhasználásával	Jobbágy Ákos

Időpont: 2013. december 13. PÉNTEK

Helyszín: IE 225.

Elnök: Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Kovács Nóra Orsolya	MSc Önálló labor 1	Jelterjedés vizsgálata ASIC áramkörben	Scherer Balázs
8:30 - 8:45	Rébék Gábor	MSc Önálló labor 1	SiLabs Páratartalom-hőmérséklet mérő rendszer	Kovácsházy Tamás
8:45 - 9:00	Csordás Róbert	MSc Önálló labor 2	Almafa számítási környezet	Kovácsházy Tamás
9:00 - 9:15	Both Tamás	MSc Diplomatervezés 1	Intelligens adaptív közvilágítási rendszer fejlesztése	Kovácsházy Tamás
9:15 - 9:30	Dézi Krisztián	MSc Önálló labor 2	Portál fejlesztése GWT alapokon	Kovácsházy Tamás
9:30 - 9:45	Bognár András	MSc Diplomatervezés 1	Modellautó távirányítása Internetes technológiákkal	Kovácsházy Tamás
9:45 - 10:00	Kertész Sándor	MSc Diplomatervezés 1	Hexapod robot hardverének és alacsony szintű szoftverének tervezése	Kovácsházy Tamás
10:15 - 10:30	Bihari Gábor	MSc Önálló labor 2	Járművezérlő a BME kerékagymotoros Formula Student autójához	Scherer Balázs
10:30 - 10:45	Konkoly Balázs	MSc Diplomatervezés 1	Modulteszt írása PowerPC ASM nyelven írt autóiipari beágyazott szoftvermodulhoz	Scherer Balázs
10:45 - 11:00	Zombori Attila	MSc Diplomatervezés 1	Interfészpanel tervezése intelligens sugárzásmérő panelek fejlesztéséhez	Scherer Balázs

Időpont: 2013. december 16. HÉTFŐ
Helyszín: ThyssenKrupp Presta Hungary Kft.
Elnök: Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
10:00 - 10:15	Hegyi Balázs	MSc Önálló labor 1	FlexRay kontroller implementálása FPGA-ra	Balogh András
10:15 - 10:30	Veres Gábor	MSc Önálló labor 1	Ethernet alapú kommunikáció autóiari rendszerekben	Balogh András
10:30 - 10:45	Horváth Gergely	MSc Önálló labor 1	Rugalmas programozható illesztőegység hardver autóiari terepbuszokhoz	Balogh András
10:45 - 11:00	Faragó Dániel	MSc Önálló labor 2	Terepbusz-illesztő autóiari beágyazott rendszerek vizsgálatához	Pintér Gergely
11:00 - 11:15	Sisak Gergely	MSc Önálló labor 2	Beágyazott diagnosztikai megoldások autóiari rendszerekben	Pintér Gergely

Időpont: 2013. december 18. SZERDA
Helyszín: FPGA labor IE 321.

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Szikszay László	MSc Önálló labor 2	Ethernet packet filter	Szántó Péter
8:30 - 8:45	Garancsy Máté	MSc Önálló labor 2	16550 UART FPGA megvalósítása	Szántó Péter
8:45 - 9:00	Monostori Balázs	MSc Önálló labor 2	EDICAM - Event Detection Intelligent Camera	Szántó Péter
9:00 - 9:15	Zay János	MSc Önálló labor 2	Achronix	Szántó Péter
9:15 - 9:30	Berki Szabolcs	MSc Önálló labor 2	FPGA alapú tesztkörnyezet	Szántó Péter
9:30 - 9:45	Csávás Bálint	MSc Önálló labor 2	JPEG enkóder HLS	Szántó Péter
9:45 - 10:00	Szécsényi János	MSc Diplomatervezés 1	Beágyazott Linux teljesítményének vizsgálata	Wacha Gábor
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Horváth Tamás	MSc Diplomatervezés 1	System Verilog verification	Fehér Béla
10:30 - 10:45	Koch Dániel András	MSc Diplomatervezés 1	Audio rendszerprocesszor tervezése	Fehér Béla
10:45 - 11:00	Várszegi János	MSc Diplomatervezés 1	FRT rendszerfejlesztés LabVIEW cRIO-val	Fehér Béla
11:00 - 11:15	Farkas Máté	MSc Önálló labor 2	Tesztvezérlő fejlesztése JTAG környezetben	Fehér Béla
11:15 - 11:30	Nagy András	MSc Önálló labor 2	Kulcsponatok kinyerése kameraképből Zynq-7000 platformon	Fehér Béla
11:30 - 11:45	Hoffmann Márk	MSc Önálló labor 1	Részecske zápor szimulációja FPGA környezetben	Fehér Béla
11:45 - 12:00	Tomis Zsolt	MSc Önálló labor 1	Automated generation of registers...	Fehér Béla
12:00 - 13:00	SZÜNET			
13:00 - 13:15	Bucsi Andor	MSc Önálló labor 1	Memória öregedés - hibák detektálása	Lazányi János
13:15 - 13:30	Szöllősi Alexandra	MSc Önálló labor 2	FPGA CAN Gateway	Lazányi János
13:30 - 13:45	Magyar András Tamás	MSc Önálló labor 2	FS 20 gateway	Lazányi János
13:45 - 14:00	Slezsák Tamás	MSc Önálló labor 2	IEEE 1588 FPGA	Lazányi János
14:00 - 14:15	Ratmovszki István	BSc Önálló labor	LOGSYS WiFi modul illesztése	Raikovich Tamás