

## Önálló labor és diplomaterv beszámolók

**Időpont:** 2013. május 15. SZERDA.

**Helyszín:** -

**Elnök:** Benesóczky Zoltán

Idő	Név	Tantárgy	Cím	Konzulens
8.15 - 8.30	Ábrám Gergő	BSc Önálló labor	Központi adatgyűjtési lehetőségek vizsgálata otthoni orvosi eszközök esetén	Benesóczky Zoltán
8.30 - 8.45	Dudás Zoltán	BSc Önálló labor	UH távmérő PIC-el	Benesóczky Zoltán
8.45 - 9.00	Nyitrai Andor	BSc Önálló labor	UH távmérő AVR-el	Benesóczky Zoltán
9.00 - 9.15	Kocsis Tamás	BSc Önálló labor	Zenelejátszó Codec chippel	Benesóczky Zoltán
9.15 - 9.30	Solymosi Áron	BSc Önálló labor	5 csatornás ECG	Benesóczky Zoltán
9.30 - 9.45	Bordás Tamás	MSc Diplomatervezés 1	FlexRay-Ethernet Gateway	Naszály Gábor

**Időpont:** 2013. május 15. SZERDA.

**Helyszín:** FPGA labor IE 321.

Idő	Név	Tantárgy	Cím	Konzulens
13.00 - 13.15	Varga Norbert Attila	MSc Önálló labor 2	H264	Szántó Péter
13.15 - 13.30	Gács Gergő	MSc Diplomatervezés 1	PCIe	Szántó Péter
13.30 - 13.45	Málnási-Csizmadia Örs	MSc Diplomatervezés 1	PDH	Szántó Péter
13.45 - 14.00	Parti Dániel	MSc Diplomatervezés 1	CODEC	Szántó Péter
14.00 - 14.15	Szikszay László	MSc Önálló labor 1	Packet filter	Szántó Péter
14.15 - 14.30	Garancsy Máté	MSc Önálló labor 1	NI DAC	Szántó Péter
14.30 - 14.45	Monostori Balázs	MSc Önálló labor 1	ProDSP	Szántó Péter
14.45 - 15.00	SZÜNET			
15.00 - 15.15	Szeifert Dániel	BSc Önálló labor	Szintézerek	Szántó Péter
15.15 - 15.30	Gajdács András	BSc Önálló labor	GPU medián	Szántó Péter
15.30 - 15.45	Zay János	MSc Önálló labor 1	Modulátor és Demodulátor, Bonn Hungary	Szántó Péter
15.45 - 16.00	Berki Szabolcs	MSc Önálló labor 1	Microchip	Szántó Péter
16.00 - 16.15	Csávás Bálint	MSc Önálló labor 1	HLS	Szántó Péter
16.15 - 16.30	Goda Sándor	MSc Önálló labor 2	NI	Szántó Péter
16.30 - 16.45	Tornyos Gábor Máté	MSc Önálló labor 1	3D	Szántó Péter

**Időpont:** 2013. május 16. CSÜTÖRTÖK.

**Helyszín:** IE 225.

**Elnök:** Tóth Csaba

Idő	Név	Tantárgy	Cím	Konzulens
8.15 - 8.30	Török Csaba	MSc Diplomatervezés 1	In-circuit tesztszoftver fejlesztése autóipari vezérlők tartóssági vizsgálatához és funkcionális tesztjéhez	Scherer Balázs
8.30 - 8.45	Boda Tamás	MSc Diplomatervezés 1	Bluetooth chip integrálása autóipari vezérlőegységhez	Scherer Balázs
8.45 - 9.00	Cziko Ádám	BSc Önálló labor	Pilóta kommunikáció megvalósítása az FRT projectben	Scherer Balázs
9.00 - 9.15	Papp Balázs	BSc Önálló labor	Tesztrendszer építése az FRT projecthez	Scherer Balázs
9.15 - 9.30	Bihari Gábor	MSc Önálló labor 1	Vezérlőegység tervezése a kerékagymotoros FRT autóhoz	Scherer Balázs
9.30 - 9.45	Kovács Gábor	MSc Önálló labor 1	Holmes hálózati adatgyűjtő rendszer továbbfejlesztése	Tóth Csaba
9.45 - 10.00	Szöllősi Alexandra	MSc Önálló labor 1	Modellautó intelligens irányítása (Bosch)	Tóth Csaba
10.00 - 10.15	Fülep László	BSc Önálló labor	DCF óra illesztése LIN-buszra	Tóth Csaba
10.15 - 10.30	Németh Bálint	BSc Önálló labor	LIN transport réteg megírása	Tóth Csaba
10.30 - 10.45	Németh Tamás	BSc Önálló labor	Adagoló vezérlőjének készítése	Tóth Csaba
10.45 - 11.00	Mészáros Gábor	BSc Önálló labor	Nyitáserzékelő rendszer készítése	Tóth Csaba
11.00 - 11.15	Pintér László	BSc Önálló labor	Láncfalpas modelljármű vezérlése	Tóth Csaba

**Időpont:** 2013. május 16. CSÜTÖRTÖK.

**Helyszín:** DSP Labor IE 317.

**Elnök:** Bank Balázs

Idő	Név	Tantárgy	Cím	Konzulens
8.15 - 8.30	Nika Márton Péter	BSc Önálló labor	Basszusgitár fizikai modellezése	Bank Balázs
8.30 - 8.45	Szabó Gergő	BSc Önálló labor	Akusztikus gitár fizikai modellezése	Bank Balázs
8.45 - 9.00	Ambrits Dániel	MSc Önálló labor 1	Logaritmikus felbontású szűrők kerekítési hibáinak vizsgálata	Bank Balázs
9.00 - 9.15	Fülöp Tibor	MSc Önálló labor 2	Basszusgitár-szintetizátor megvalósítása	Bank Balázs
9.15 - 9.30	Páni Tamás	BSc Önálló labor	USB-MIDI interfész tervezése elektromos zongorához	Orosz György
9.30 - 9.45	Simon Tibor	MSc Önálló labor 1	Általános interfész illesztése jelfeldolgozó processzorhoz	Orosz György
9.45 - 10.00	SZÜNET			
10.00 - 10.15	Horváth András (LHF...)	MSc Diplomatervezés 1	Emberi aktivitás akusztikus monitorozása szenzorhálózat segítségével	Orosz György
10.15 - 10.30	Erdőhegyi Bálint	BSc Önálló labor	USB alapú hangkártya tervezése	Orosz György
10.30 - 10.45	Csengeri Bálint	MSc Önálló labor 1	Bootloader és titkosított firmware-frissítés megvalósítása Blackfin-518 processzoron	Orosz György
10.45 - 11.00	Magyar Bálint	MSc Önálló labor 1	Analóg frontend készítése szoftverrádióhoz	Orosz György
11.00 - 11.15	Frenyó Péter	MSc Önálló labor 1	Pingponglabda megfigyelése akusztikus jelek alapján	Orosz György
11.15 - 11.30	Gyenes Bálint	MSc Önálló labor 1	Szoftverdefiniált adatátviteli alkalmazások PXI platformon	Krébesz Tamás

**Időpont:** 2013. május 16. CSÜTÖRTÖK.

**Helyszín:** FPGA labor IE 321.

<b>Idő</b>	<b>Név</b>	<b>Tantárgy</b>	<b>Cím</b>	<b>Konzulens</b>
8.15 - 8.30	Farkas Máté	MSc Önálló labor 1	Tesztvezérlő fejlesztése JTAG környezetben	Fehér Béla
8.30 - 8.45	Koch Dániel András	MSc Önálló labor 2	Audio rendszerprocesszor tervezése	Fehér Béla
8.45 - 9.00	Chikán Viktor	MSc Önálló labor 2	Lebegőpontos műveletvégző egységek megvalósítása FPGA környezetben	Fehér Béla
9.00 - 9.15	Kufcsák András	MSc Diplomatervezés 1	POI algoritmus fejlesztése PET detektormodulhoz	Fehér Béla
9.15 - 9.30	Horváth Tamás	MSc Önálló labor 2	System Verilog verification	Fehér Béla
9.30 - 9.45	Nagy András	MSc Önálló labor 1	Kulcsponatok kinyerése kameraképből Zynq-7000 platformon	Fehér Béla
9.45 - 10.15	SZÜNET			
10.15 - 10.30	Szabó Ákos Péter	BSc Önálló labor	Szenzorok alkalmazása FPGA környezetben	Fehér Béla
10.30 - 10.45	Pécsi Gergely	BSc Önálló labor	Szenzorok alkalmazása FPGA környezetben	Fehér Béla
10.45 - 11.00	Tóth Tibor	BSc Önálló labor	Android rendszer futtatása Xilinx Zynq FPGA-n	Wacha Gábor
11.00 - 11.15	Ludányi Csaba	BSc Önálló labor	FPGA LCD Játék	Lazányi János
11.15 - 11.30	Horváth Kristóf Szabolcs	BSc Önálló labor	Elektronikus hangszer	Lazányi János
11.30 - 11.45	Rajnai Viktor	BSc Önálló labor	Dension - Wlan kamera kisautó	Lazányi János
11.45 - 13.00	SZÜNET			
13.00 - 13.15	Magyar András Tamás	MSc Önálló labor 1	FS 20 gateway	Lazányi János
13.15 - 13.30	Slezsák Tamás	MSc Önálló labor 1	IEEE 1588 FPGA Panel	Lazányi János
13.30 - 13.45	Kállai Róbert	MSc Önálló labor 2	NI -Flexrio, JTAG SPI stb.	Lazányi János
13.45 - 14.00	Bevíz Péter	MSc Diplomatervezés 1	BOSCH DC/DC	Lazányi János
14.00 - 14.15	Pogonyi Ádám	MSc Diplomatervezés 1	IEEE 1588 FPGA SW	Lazányi János
14.15 - 14.30	Kertész Lóránd-Tamás	MSc Diplomatervezés 1	Oscilloszkóp	Lazányi János
14.30 - 15.00	SZÜNET			
15.00 - 15.15	Fejér Attila	MSc Diplomatervezés 1	A .NET micro Framework 4.3 portolása a MicroBlaze processzorra	Raikovich Tamás
15.15 - 15.30	Elek Zoltán	BSc Önálló labor	Memóriavezérlő a LOGSYS Spartan-6 FPGA kártyára	Raikovich Tamás
15.30 - 15.45	Kanyó Bálint	BSc Önálló labor	SD kártya interfész és FAT fájlrendszer a LOGSYS Spartan-6 FPGA kártyára	Raikovich Tamás
15.45 - 16.00	Fényes Imre	BSc Önálló labor	C64 VIC	Raikovich Tamás
16.00 - 16.15	Végh István	BSc Önálló labor	C64 SID	Raikovich Tamás
16.15 - 16.30	Gál Balázs	BSc Önálló labor	Kameraillesztés és videofeldolgozás Spartan-6 FPGA-val	Raikovich Tamás

**Időpont:** 2013. május 17. PÉNTEK.

**Helyszín:** IE 224.

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
13.00 - 13.15	Havas Zoltán József	MSc Önálló labor 2	-	Erdős Csanád
13.15 - 13.30	Szabó Tibor	BSc Önálló labor	FlexRay-LIN Gateway	Naszáy Gábor
13.30 - 13.45	Kurgyis Péter	MSc Önálló labor 1	OBD interfészen keresztül elérhető adatok kinyerése gépjárműből	Naszáy Gábor
13.45 - 14.00	Ráfi Péter	MSc Önálló labor 2	PCB sugárzás mérő	Naszáy Gábor
14.00 - 14.15	Bordás Tamás	MSc Diplomatervezés 1	FlexRay-Ethernet Gateway	Naszáy Gábor
14.15 - 14.30	Podmaniczky Nándor	MSc Diplomatervezés 1	FlexRay-USB Gateway	Naszáy Gábor
14.30 - 14.45	Bognár András	MSc Önálló labor 2	Linux alkalmazása beágyazott rendszerekben	Kovács házy Tamás
14.45 - 15.00	Kertész Sándor	MSc Önálló labor 1	Rádiós adatgyűjtő nyomkövető berendezéshez	Kovács házy Tamás
15.00 - 15.15	Bauman-Nagy István	BSc Önálló labor	RGB LED fényfűzér	Kovács házy Tamás
15.15 - 15.30	Horváth Marcell	BSc Önálló labor	RGB LED fényfűzér	Kovács házy Tamás
15.30 - 15.45	Gerzsenyi Marcell	MSc Diplomatervezés 1	OpenWrt alapú lakásautomatizálási rendszer fejlesztése	Kovács házy Tamás
15.45 - 16.00	Kovács Kristóf András	BSc Önálló labor	Raspberry PI I/O lehetőségeinek vizsgálata	Kovács házy Tamás
16.00 - 16.15	Gáncs Zsófia	BSc Önálló labor	Linux alkalmazása épületautomatizálásban	Kovács házy Tamás

**Időpont:** 2013. május 17. PÉNTEK.

**Helyszín:** DSP Labor IE 317.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
14.00 - 14.15	Szucher Krisztián	MSc Önálló labor 1	-	Dabóczy Tamás
14.15 - 14.30	Velinszky László	MSc Önálló labor 1	-	Dabóczy Tamás
14.30 - 14.45	Szarvas Attila	MSc Diplomatervezés 1	Aktív zajcsökkentés hatékonyságának vizsgálata akusztikai térszámítás segítségével	Sujbert László
14.45 - 15.00	Rácz Tibor	MSc Diplomatervezés 1	Automatikus teszter fejlesztése elektronikus akkumulátorszenzorhoz	Sujbert László
15.00 - 15.15	Rácz Dániel	BSc Önálló labor	Fordulatszám-mérő szenzor bevizsgáló eszköz	Sujbert László
15.15 - 15.30	SZÜNET			
15.30 - 15.45	Kelemen Ákos	BSc Önálló labor	angszerkészítéshez használt faanyagok vizsgálata rezgésméréssel	Kollár István
15.45 - 16.00	Lippai Dániel	BSc Önálló labor	IIR szűrők kerekítési hibájának vizsgálata	Kollár István
16.00 - 16.15	Ágoston Balázs	BSc Önálló labor	IIR szűrők kerekítési hibájának vizsgálata	Kollár István
16.15 - 16.30	Horváth András	MSc Diplomatervezés 1	Bibliográfiai adatok verifikációja az internet segítségével	Kollár István
16.30 - 16.45	Virosztek Tamás	MSc Diplomatervezés 1	Analog-digitális átalakítók paramétereinek maximum likelihood becslése	Kollár István

**Időpont:** 2013. május 21. KEDD.

**Helyszín:** IE 225.

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
9.00 - 9.15	Tóth Írisz	MSc Önálló labor 1	Menedzsment kártya szerverekbe	Kovács házy Tamás
9.15 - 9.30	Both Tamás	MSc Önálló labor 2	Cortex-M3 alapú következő generációs mitmót	Kovács házy Tamás
9.30 - 9.45	Bárány Norbert	BSc Önálló labor	HW támogatott IEEE 1588 alapú óraszinkronizáció beágyazott operációs rendszerekben	Kovács házy Tamás
9.45 - 10.00	Csordás Róbert	MSc Önálló labor 1	Linux alapú tanulmányi ECG fejlesztése	Kovács házy Tamás
10.00 - 10.15	Dézsi Krisztián	MSc Önálló labor 1	Infrastruktúra menedzsment	Kovács házy Tamás
10.15 - 10.30	Csizmazia László	MSc Önálló labor 1	Android USB host mode alapú fejlesztés	Kovács házy Tamás

**Időpont:** 2013. május 22. SZERDA.

**Helyszín:** ThyssenKrupp Presta Hungary Kft.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
14.15 - 14.30	Hájas Dávid	BSc Önálló labor	Benchmarking szoftver fejlesztése autóiipari mikrovezérlőkhöz	Pintér Gergely
14.30 - 14.45	Balogh Benkő	BSc Önálló labor	Beágyazott eszközmeghajtók portolása új mikrokontroller platformra	Balogh András
14.45 - 15.00	Pour Benedek	BSc Önálló labor	LIN kommunikációs interfész megvalósítása mikrokontrolleren és PC-n	Balogh András
15.00 - 15.15	Novák István	BSc Önálló labor	Tesztelési célú EEPROM driver fejlesztése	Pintér Gergely
15.15 - 15.30	SZÜNET			
15.30 - 15.45	Faragó Dániel	MSc Önálló labor 1	Terepbusz-illesztő autóiipari beágyazott rendszerek vizsgálatához	Balogh András
15.45 - 16.00	Sisak Gergely	MSc Önálló labor 1	Beágyazott diagnosztikai megoldások autóiipari rendszerekben	Pintér Gergely
16.00 - 16.15	Pethő Zsombor	MSc Diplomatervezés 1	Folytonos SW integrációs környezet fejlesztése	Szpisják Tamás