

Önálló labor és diplomaterv beszámoló

Időpont: 2024. május 27. HÉTFŐ

Helyszín: IE 225.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
8:15 – 8:30	Aradi Péter	MSc Önálló labor 1	EEG mérés kísérletek CY8CKIT-059 PSoC fejlesztői kártyával	Benesóczy Zoltán
8:30 – 8:45	Erdei Sándor	MSc Önálló labor 1	Autóipari Ethernet kísérletek	Scherer Balázs
8:45 – 9:00	Szöcs Donát	MSc Önálló labor 1	Event Data Recorder(EDR) funkció fejlesztése ADAS rendszerbe	Scherer Balázs
9:00 – 9:15	Kazup Dániel	MSc Diplomatervezés 1	Matlab Simulink/Simscape környezet szimulátorok implementálási lehetőségei beágyazott Linux alapú platformokra	Scherer Balázs
9:15 – 9:30	Sipos-Vajda Máté	MSc Önálló labor 1	Beágyazott növényfigyelő rendszer fejlesztése	Naszály Gábor
9:30 – 9:45	Gyarmati Dóra	MSc Önálló labor 2	Otthonautomatizálás Bluetooth Mesh eszközökkel	Naszály Gábor
9:45 – 10:00	Spasić Rebeka	BSc Önálló labor	Demo alkalmazás készítése a Renode szimulációs rendszerhez	Naszály Gábor
10:00 – 10:15	SZÜNET			
10:15 – 10:30	Sulc Dominika	BSc Önálló labor	Saját hardware fejlesztése az ABS funkcionalitás HIL szimulátoros környezetben való teszteléséhez	Scherer Balázs
10:30 – 10:45	Kálmán Zalán	BSc Önálló labor	Kisrepülőgép feldélteti mérőegység fejlesztése	Scherer Balázs
10:45 – 11:00	Takács Bálint	MSc Önálló labor 2	CAN USB átalakító	Scherer Balázs

Időpont: 2024. május 28. KEDD

Helyszín: IE 225.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
8:15 – 8:30	Czettisch Petra	BSc Önálló labor	Adapter kártya megvalósítása és illesztése vasútiipari kommunikációs modulhoz	Kovács Tamás
8:30 – 8:45	Hajnal Marcell	BSc Önálló labor	GNSS modul és nagy pontosságú oszcillátor illesztése	Kovács Tamás
8:45 – 9:00	Bakonyi Szabolcs	BSc Önálló labor	GNSS modul és nagy pontosságú oszcillátor illesztése	Kovács Tamás
9:00 – 9:15	Pályi Lőrinc	MSc Önálló labor 1	RUST alapú IEEE 1588 óraszinkronizáció MCU-n	Kovács Tamás
9:15 – 9:30	Rusvai Miklós	MSc Önálló labor 1	Wi-Fi alapú lokalizáció	Kovács Tamás
9:30 – 9:45	Papp Dániel	MSc Önálló labor 1	HGA22 és egyéb (pl. DCF77) LF adók vétele szofver rádiós megközelítéssel	Kovács Tamás
9:45 – 10:00	Kovács Gergely	MSc Diplomatervezés 1	Mesterséges intelligencia algoritmusok végrehajtása többmagos mikrokontrollereken	Kovács Tamás
10:00 – 10:15	Hinsenkamp Adrián	MSc Diplomatervezés 1	UWB helymeghatározás V2X alkalmazásokban	Kovács Tamás
10:15 – 10:30	SZÜNET			
10:30 – 10:45	Gazdag László	BSc Önálló labor	Robotporszívó ESP32 alapon	Kovács Tamás
10:45 – 11:00	Kiss Ferenc András	BSc Önálló labor	Ethernet switch vezérlő szofver tesztrendszerhez	Kovács Tamás
11:00 – 11:15	Mózer József	MSc Önálló labor 2	Molekulák virtuális szűrésének FPGA gyorsítása	Szántó Péter
11:15 – 11:30	Gilicze Márton	MSc Önálló labor 1	Videó átméretező megvalósítása FPGA-val	Szántó Péter
11:30 – 11:45	Fabó Bence Richárd	MSc Diplomatervezés 1	Hardware Security Module alapú kiberbiztonsági koncepció autóipari vezérlőegységre	Szántó Péter
11:45 – 12:00	Halasi Péter András	MSc Diplomatervezés 1	Soros aszinkron kommunikációs hardver IP fejlesztése	Szántó Péter
12:00 – 12:15	Nedbalek Órs Csaba	MSc Diplomatervezés 1	C fordító portolása a MiniRISC processzorhoz	Raikovich Tamás

Időpont: 2024. május 29. SZERDA

Helyszín: IE 224.

Elnök: Orosz György, Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
14:00 – 14:15	Kozaróczy Csaba	BSc Önálló labor	Változó impulzusválaszú konvolúció valós időben	Bank Balázs
14:15 – 14:30	Jedla Martin	BSc Önálló labor	Gitárerősítő valós idejű modellezése K-módszerrel	Bank Balázs
14:30 – 14:45	Karsai János	BSc Önálló labor	Hangszóróátvitel mérése és kiegyenlítése	Bank Balázs
14:45 – 15:00	Bárany Bence	MSc Önálló labor 1	Gitárerősítő modellezése Euler-módszerrel	Bank Balázs
15:00 – 15:15	Jámbor László	MSc Önálló labor 1	Fender rhodes elektromos zongora fizikai modellezése	Bank Balázs
15:15 – 15:30	SZÜNET			
15:30 – 15:45	Wang Shuosen	BSc Önálló labor	Komplex burkolóra alapozott információfeldolgozás SDR platformon	Krébesz Tamás
15:45 – 16:00	Bögi Levente	BSc Önálló labor	Jelfeldolgozás Pythonban	Orosz György
16:00 – 16:15	Kurdivics Dániel	MSc Önálló labor 2	Távlabor összeállítása	Orosz György
16:15 – 16:30	Turai Botond	MSc Diplomatervezés 1	Beágyazott adatgyűjtő alkalmazás fejlesztése Rust nyelven	Orosz György
16:30 – 16:45	SZÜNET			
16:45 – 17:00	Décsei Balázs	BSc Önálló labor	Impedanciamérő eszköz megvalósítása mikrokontrollerral	Pálfi Vilmos
17:00 – 17:15	Hugyik Kornél	MSc Önálló labor 1	Labortápegység fejlesztése	Horváth Kristóf
17:15 – 17:30	Pete Dávid Dorián	MSc Önálló labor 1	Beágyazott MI fejlesztőpanel építése	Horváth Kristóf
17:30 – 17:45	Jakab Tamás	MSc Önálló labor 1	Több referencijelel felhasználó aktív zajcsökkentő rendszer fejlesztése	Sujbert László
17:45 – 18:00	Vinnai Márton	MSc Diplomatervezés 1	Autóipari SoC áramkör minősítése	Sujbert László