

Önálló labor és diplomaterv beszámoló

Időpont: 2023. június 05. HÉTFŐ

Helyszín: IE 225.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
13:15 – 13:30	Papp Dániel	BSc Önálló labor	Theremin	Benesóczky Zoltán
13:30 – 13:45	Bagi Axel	BSc Önálló labor	Akadály kerülő játék autó I.	Benesóczky Zoltán
13:45 – 14:00	Plaszkony Balázs	BSc Önálló labor	Akadály kerülő játék autó II.	Benesóczky Zoltán
14:00 – 14:15	Piller Botond	BSc Önálló labor	Beaglebone prototípus kártya és annak alkalmazása	Kovács házy Tamás
14:15 – 14:30	Rusvai Miklós	BSc Önálló labor	Wi-Fi FTM alkalmazásai	Kovács házy Tamás
14:30 – 14:45	Kovács Gergely	MSc Önálló labor 1	Többmagos mikrokontroller IPC teljesítmény vizsgálata	Kovács házy Tamás
14:45 – 15:00	Hinsenkamp Adrián	MSc Önálló labor 1	UWB alapú pizíció lokalizáció	Kovács házy Tamás
15:00 – 15:15	SZÜNET			
15:15 – 15:30	Hajdu David	MSc Önálló labor 2	Automatikus vérnyomásmérő tevezése	Benesóczky Zoltán
15:30 – 15:45	Váradai Tamás	MSc Önálló labor 2	Okos kapásjelző fejlesztése	Kovács házy Tamás
15:45 – 16:00	Morvai Ákos	MSc Önálló labor 2	Okos kapásjelző fejlesztése	Kovács házy Tamás
16:00 – 16:15	Koren Zoltán	MSc Diplomatervezés 1	Digitális iker koncepció alkalmazása szenzorhálózatokban	Kovács házy Tamás
16:15 – 16:30	Vavrek Fanni	MSc Diplomatervezés 1	Frekvencia- és időmérő műszer fejlesztése nagy teljesítményű mikrovezérlővel	Kovács házy Tamás
16:30 – 16:45	Sütő Martin Dániel	MSc Diplomatervezés 1	Rendszerszintű memória management hardver tervének szoftver alapú teljesítménymodellezése	Kovács házy Tamás
16:45 – 17:00	Arany Dániel	MSc Diplomatervezés 1	Rust alkalmazása többmagos mikrokontrolleren	Kovács házy Tamás

Időpont: 2023. június 06. KEDD

Helyszín: IE 225.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
08:15 – 08:30	Bokor Levente	BSc Önálló labor	Mérőkártya tervezése LoRa alapú hálózathoz	Naszály Gábor
08:30 – 08:45	Házi Balázs Ádám	BSc Önálló labor	Moduláris telemetria rendszer fejlesztése léggépjárművek számára	Naszály Gábor
08:45 – 09:00	Szűcs Donát	BSc Önálló labor	CAN - USB VCP bridge megvalósítás STM32H750 Discovery kártyával	Scherer Balázs
09:00 – 09:15	Kovács Máté	BSc Önálló labor	Kíséreltek a STM32H750 Discovery Grafikus kijelzőjével	Scherer Balázs
09:15 – 09:30	Papp Dominik	BSc Önálló labor	Wifi illesztése STM32H750 Discovery kártyához	Scherer Balázs
09:30 – 09:45	Karancsi Boldizsár	BSc Önálló labor	Energiatárolás napelemes rendszerek - akkumulátor modellezés	Dülk Ivor
09:45 – 10:00	Vida Imre	MSc Önálló labor 1	Egészségügyi adatgyűjtő és orvosi döntéstámogató rendszer tervezése	Naszály Gábor
10:00 – 10:15	Csata Dániel	MSc Önálló labor 1	Szoftver komponensek integrálása a Renode mikrovezérlő emulátor rendszerbe	Naszály Gábor
10:15 – 10:30	SZÜNET			
10:30 – 10:45	Fehér Ádám	MSc Önálló labor 1	Energiatárolás napelemes rendszerek - napon belüli kereskedés	Dülk Ivor
10:45 – 11:00	Plöchl Péter	MSc Önálló labor 2	Moduláris teszt kiértékelő rendszer fejlesztése és verifikálása	Naszály Gábor
11:00 – 11:15	Fritsch Balázs	MSc Önálló labor 2	USB alapú debugger fejlesztése	Scherer Balázs
11:15 – 11:30	Prantner József	MSc Önálló labor 2	Energiatárolás napelemes rendszerek - menetrendezés	Dülk Ivor
11:30 – 11:45	Gyapjas Áron Róbert	MSc Diplomatervezés 1	HW gyorsító áramkörök felhasználása alacsony fogyasztású mikrovezérlőkben	Naszály Gábor
11:45 – 12:00	Sinkó Zsófia	MSc Diplomatervezés 1	React alapú eseménykezelő rendszer tervezése és elkészítése	Scherer Balázs
12:00 – 12:15	Girgász Péter	MSc Diplomatervezés 1	Feszültség-áram görbesereg regisztráló műszer napelemes rendszerekhez	Dülk Ivor

Időpont: 2023. június 07. SZERDA

Helyszín: IE 224.

Elnök: Orosz György

Idő	Név	Tantárgy	Cím	Konzulens
09:00 – 09:15	Soroncz-Szabó Flórián	BSc Önálló labor	Másodlagos út modellezési hibái rezonátor alapú aktív zajcsökkentő rendszerben	Orosz György
09:15 – 09:30	Hanák Tamás	BSc Önálló labor	Cross Core Embedded Studio fejlesztői környezet megismerése	Orosz György
09:30 – 09:45	Rikli Szabolcs	MSc Önálló labor 1	Jelfeldolgozó algoritmusok hatékonyságának vizsgálata ARM Cortex processzorokon	Orosz György
09:45 – 10:00	Molnár Eszter	MSc Önálló labor 1	Jelfeldolgozási algoritmusok implementálása Python nyelven	Orosz György
10:00 – 10:15	Bárány Bence	BSc Önálló labor	Mérésadatgyűjtő rendszer periodikus jelek mérésére	Pálfí Vilmos
10:15 – 10:30	Török Sámuel	MSc Diplomatervezés 1	Egyedi szintetizátor tervezése	Horváth Kristóf
10:30 – 10:45	Mayer Levente	MSc Önálló labor 2	Grafikus tudományos számológép	Horváth Kristóf

Időpont: 2023. június 07. SZERDA

Helyszín: IE 321.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
09:15 – 09:30	Hantos Márton	MSc Diplomatervezés 1	Többcsatornás PCI-Express DMA vezérlő megvalósítása FPGA-val	Raikovich Tamás
09:30 – 09:45	Mózer József	MSc Önálló labor 1	Molekula ujjlenyomat feldolgozás FPGA gyorsítása	Szántó Péter
09:45 – 10:00	Halasi Péter	MSc Önálló labor 1	Éldetektálási algoritmusok FPGA megvalósítása	Szántó Péter
10:00 – 10:15	Pimper Bertalan	MSc Önálló labor 1	Algoritmus gyorsítás heterogén Xilinx MPSoC platformon	Szántó Péter
10:15 – 10:30	Máté Benedek	MSc Önálló labor 1	Jelgenerátor hardver egység megvalósítása	Szántó Péter
10:30 – 10:45	SZÜNET			
10:45 – 11:00	Kormos András	MSc Önálló labor 1	AXI4 Pipe Stage UVM alapú verifikációja	Szántó Péter
11:00 – 11:15	Bús Benedek	MSc Diplomatervezés 1	AI feldolgozás megvalósítása Xilinx MPSoC FPGA-val	Szántó Péter
11:15 – 11:30	Sipos Károly János	MSc Diplomatervezés 1	DeepSORT megvalósítása Xilinx Versal FPGA-val	Szántó Péter
11:30 – 11:45	Varga Dominik	MSc Diplomatervezés 1	A NES videojáték konzol FPGA alapú megvalósítása	Raikovich Tamás
11:45 – 12:00	Csókás Bence Viktor	MSc Diplomatervezés 1	RISC-V alapú router fejlesztése	Raikovich Tamás

Időpont: 2023. június 08. CSÜTÖRTÖK

Helyszín: IE 412.

Elnök: Bank Balázs

Idő	Név	Tantárgy	Cím	Konzulens
14:00 – 14:15	Karsai Áron	BSc Önálló labor	Ukulele hangjának szintézise digitális hullámvezető segítségével	Bank Balázs
14:15 – 14:30	Csikós Attila	BSc Önálló labor	Roland TB-303 szintetizátor modelljének megvalósítása VST környezetben	Bank Balázs
14:30 – 14:45	Turi Márton Zoltán	BSc Önálló labor	Sztereo hangsugárzás áthallásának csökkentése digitális szűrők segítségével	Bank Balázs
14:45 – 15:00	Gligoric Sladana	BSc Önálló labor	Implementation of a tempo detection algorithm	Bank Balázs
15:00 – 15:15	Vinnai Márton	MSc Önálló labor 1	Fejlett vezetéstámogató rendszerek	Sujbert László
15:15 – 15:30	Kántor Bence	MSc Diplomatervezés 1	FlexRay kommunikáció vizsgálata	Sujbert László
15:30 – 15:45	Jakab Tamás	BSc Önálló labor	Aktív zajcsökkentő program Analog Devices 21364 DSP-re	Sujbert László