

## Önálló labor és diplomaterv beszámolók

**Időpont:** 2017. május 10. SZERDA

**Helyszín:** DSP Labor IE 317.

**Elnök:** Orosz György

Idő	Név	Tantárgy	Cím	Konzulens
14:30 - 14:45	Dányi Péter	BSc Önálló labor	Ethernet alapú elosztott jelfeldolgozó rendszer kiépítése	Orosz György
14:45 - 15:00	Simonek Péter	BSc Önálló labor	Általános szenzorinterface készítése hangkártyához	Orosz György
15:00 - 15:15	Dobos Dániel	BSc Önálló labor	Robotautó tervezése micromouse versenyre	Orosz György
15:15 - 15:30	Gungl Szilárd	MSc Önálló labor 1	Pingponglabda lokalizációja rezgésjelek alapján	Orosz György
15:30 - 15:45	Grabicza Gábor	MSc Önálló labor 2	Teljesítményelektronikai eszközök parazitahatásainak vizsgálata	Orosz György
15:45 - 16:00	Kovács-Nagy Máté	MSc Önálló labor 1	Robot állapotteres szabályozása	Dabóczi Tamás
16:15 - 16:30	Konyári András	BSc Önálló labor	Kisméretű hangszórók hangminőségének javítása jelfeldolgozási eszközökkel	Bank Balázs
16:30 - 16:45	Forrai Zoltán	MSc Önálló labor 1	Teremhangátvitel kompenzációja	Bank Balázs
16:45 - 17:00	Varjasi Tamás	MSc Diplomatervezés 1	Fizikai alapú dobszintetizátor megvalósítása beágyazott környezetben	Bank Balázs

**Időpont:** 2017. május 12. PÉNTEK

**Helyszín:** DSP Labor IE 317.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
14:00 - 14:15	Járó Áron	BSc Önálló labor	Pitch shift megvalósítása harmonikus analízissel	Sujbert László
14:15 - 14:30	Czupy Gergely	BSc Önálló labor	Nemlineáris rendszerek identifikációja	Sujbert László
14:30 - 14:45	Husztik Dániel	MSc Diplomatervezés 1	Erjesztésségítő ipari ultrahangos rendszer prototípusának fejlesztése	Sujbert László
14:45 - 15:00	Schmidt Zoltán	MSc Diplomatervezés 1	Mérőrendszer-fejlesztés mechatronikai termékek rendszer-tesztelési feladatainak ellátására	Krébesz Tamás
15:00 - 15:15	Amairi Olivér Fáti	BSc Önálló labor	Egyszerű függvénygenerátor megvalósítása mikrokontroller segítségével	Pálfi Vilmos
15:15 - 15:30	Kosdi Dávid	MSc Önálló labor 1	Egyszerű egér feljavítása gamer funkciókkal mikrokontroller segítségével	Pálfi Vilmos
15:30 - 15:45	Gergely Dániel	MSc Önálló labor 1	Jelanalízis mikrokontroller segítségével	Pálfi Vilmos

**Időpont:** 2017. május 15. HÉTFŐ

**Helyszín:** FPGA Labor IE 321.

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Pál Csaba	MSc Önálló labor 2	NI cRIO kommunikációs modul fejlesztése	Fehér Béla
8:45 - 9:00	Pásztor Atilla Imre	MSc Önálló labor 1	Konvolúciós neurális hálózat FPGA-val	Fehér Béla
9:00 - 9:15	Strinni Bence	MSc Önálló labor 1	Hálózati kártya FPGA-ban	Fehér Béla
9:15 - 9:30	Hadnagy Ákos	BSc Önálló labor	Audio jelfeldolgozás	Fehér Béla
9:30 - 9:45	Apró Csaba	BSc Önálló labor	NFC IoT eszköz vezetékek nélküli kommunikációval	Fehér Béla
9:45 - 10:00	Nagy Tímea	MSc Önálló labor 1	Logikai analízátor	Fehér Béla
10:00 - 10:15	Tóth Balázs	MSc Önálló labor 2	FPGA alapú PCI Express I/O kártya	Raikovich Tamás
10:15 - 10:30	Mucsi Márton	MSc Önálló labor 1	Artix-7 FPGA fejlesztői kártya	Raikovich Tamás
10:30 - 10:45	SZÜNET			
10:45 - 11:00	Nickl István	MSc Diplomatervezés 1	Network on a Chip megvalósítása	Wacha Gábor
11:00 - 11:15	Vezdén Eszter	MSc Diplomatervezés 1	Kiberbiztonsági védelmi mechanizmusok implementálása egészségügyi készülékben	Wacha Gábor
11:15 - 11:30	Tusori Tibor	MSc Önálló labor 1	Átkonfigurálható hardveres gyorsítók beágyazott Linux környezetben	Wacha Gábor
11:30 - 11:45	Cseh Péter	MSc Önálló labor 1	MiniRISC processzor megvalósítása és verifikálása Chisel nyelven	Wacha Gábor
11:45 - 12:00	Borbély Zsombor	MSc Önálló labor 1	Processzorfrekvencia-változtatás software processzoron futó Linux rendszeren	Wacha Gábor
12:00 - 12:15	Csordás Gábor András	BSc Önálló labor	Zynq alapú demo platform megvalósítása	Wacha Gábor
12:15 - 12:30	Tóth Tamás	MSc Önálló labor 1	Network on a Chip UVM verifikációja	Wacha Gábor
12:30 - 13:00	EBÉD			
13:00 - 13:15	Dobszay Bálint	MSc Önálló labor 2	PCB: USB-C power delivery megvalósítása	Lazányi János
13:15 - 13:30	Gránicz Attila	MSc Önálló labor 1	PCB: Nagysebességű NYÁK huzalozás Altium platformon	Lazányi János
13:30 - 13:45	Tóth Tibor	MSc Önálló labor 1	PCB: Nagysebességű soros interfész szimulációja	Lazányi János
13:45 - 14:00	Újvári Ákos	MSc Diplomatervezés 1	DSC tömörítő eljárás megvalósítása FPGA áramkörön	Fehér Béla
14:00 - 14:15	Újvári Tamás	MSc Diplomatervezés 1	HDMI 2.0 interfész megvalósítása FPGA áramkörön	Fehér Béla
14:15 - 14:30	Sós Bence	MSc Diplomatervezés 1	Sávdetekció megvalósítása neurális háló és IPM alkalmazásával FPGA-n	Fehér Béla
14:30 - 14:45	SZÜNET			
14:45 - 15:00	Tolnai Dániel	MSc Diplomatervezés 1	Heterogén képfeldolgozó rendszer Tegra - FPGA	Szántó Péter
15:00 - 15:15	Német Zsolt	MSc Önálló labor 1	Affin transzformáció megvalósítása Vivado HLS-ben	Szántó Péter
15:15 - 15:30	Radics Áron	MSc Önálló labor 2	Medián szűrő megvalósítása CUDA-ban	Szántó Péter
15:30 - 15:45	Kornis Tamás	MSc Diplomatervezés 1	Tömörítési algoritmusok GPU gyorsítása	Szántó Péter
15:45 - 16:00	Hasza Péter	MSc Önálló labor 1	HDR képfeldolgozás GPU-val vagy FPGA-val	Szántó Péter
16:00 - 16:15	Gulyás Róbert	MSc Önálló labor 1	Gamma Zrt - Nukleáris jelek feldolgozása FPGA-val	Szántó Péter

**Időpont:** 2017. május 15. HÉTFŐ

**Helyszín:** IE 225.

**Elnök:** Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Dálnoki Pál	BSc Önálló labor	Játék robotkar vezérlő	Benesóczky Zoltán
8:30 - 8:45	Kanál Attila Károly	BSc Önálló labor	MIDI-s dobtrigger	Benesóczky Zoltán
8:45 - 9:00	Mayer Tamás	BSc Önálló labor	NFC-s kapcsolat Bluetooth-szon keresztül Androidos készülékek	Benesóczky Zoltán
9:00 - 9:15	Molnár Csaba	MSc Diplomatervezés 1	Épületen belüli navigációs rendszer	Benesóczky Zoltán
9:15 - 9:30	Bodnár Benjamin	MSc Önálló labor	ECG ADAS1000-rel	Benesóczky Zoltán
9:30 - 9:45	Nárai Ádám	MSc Önálló labor 1	Az aktív látás neurális mechanizmusainak vizsgálata szemkövetés és agyi képkövető modalitások fúziójával	Jobbágy Ákos
9:45 - 10:00	Kovács Adrienn	MSc Önálló labor 2	Modell alapú szoftverkomponens fejlesztése orvosi eszköz szimulációjához	Jobbágy Ákos
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Puspán Sára Borbála	MSc Önálló labor 1	Pulzushullám terjedés vizsgálata	Jobbágy Ákos
10:30 - 10:45	K. Tóth Lilla Magdolna	MSc Diplomatervezés 1	Kamrai fibrilláció detektor klinikai defibrillátorhoz	Jobbágy Ákos
10:45 - 11:00	Fitori Mátyás Bence	MSc Önálló labor 2	Sávtartás funkció megvalósítása (Bosch)	Tóth Csaba
11:00 - 11:15	Kálec Márton Boldizsár	MSc Önálló labor 1	Konstansteljesítmény-generátor (Bosch)	Tóth Csaba
11:15 - 11:30	Nagy Soma	BSc Önálló labor	Autós hálózatok fejlesztése	Tóth Csaba
11:30 - 11:45	Édelmayer Donát	BSc Önálló labor	Villanyautó járművezérlőjének mikrokontroler programozása és CAN hálózat kiépítése	Naszály Gábor
11:30 - 11:45	Mikesy János	MSc Önálló labor 2	Szenzorkártya beágyazott szoftverének fejlesztése a BME-motion csapat villanyautójához	Naszály Gábor

**Időpont:** 2017. május 15. HÉTFŐ

**Helyszín:** IE 225.

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
13:15 - 13:30	Vagner Jázon	BSc Önálló labor	Idő-digitális konverter kártya fejlesztése	Kovácsházy Tamás
13:30 - 13:45	Prajcer Dániel	MSc Diplomatervezés 1	Függőségkezelés és konfiguráció menedzsment beágyazott rendszerekben	Kovácsházy Tamás
13:45 - 14:00	Bado Dávid	MSc Önálló labor 1	Környezeti monitorozó rendszer rendezvényekhez	Kovácsházy Tamás
14:00 - 14:15	Balázsi Tamás	MSc Diplomatervezés 1	FPGA alapú interfész koncepció autóiipari teszterek teljesítménynek növelésére	Scherer Balázs
14:15 - 14:30	Lakatos Bálint	MSc Diplomatervezés 1	Hátsó keresztirányú forgalom figyelő asszisztens funkció megvalósítása autóiipari környezetben	Scherer Balázs
14:30 - 14:45	Kulcsár Dávid	MSc Diplomatervezés 1	Vontatókötel irány meghatározó rendszer tervezése	Scherer Balázs
14:45 - 15:00	Limbay Bence	MSc Diplomatervezés 1	TMR hibatűréssel rendelkező elektronikus vezérlőegység tervezése és implementálása elektronikus kormány szervó r	Scherer Balázs
15:00 - 15:15	SZÜNET			
15:15 - 15:30	Dudás Márton	MSc Diplomatervezés 1	Modell alapú kódgenerálásra épülő autóiipari fejlesztés, és annak tesztelése MIL, SIL, HIL módszerekkel	Scherer Balázs
15:30 - 15:45	Trädler Máté	MSc Önálló labor 1	Beágyazott rendszerek Unit tesztelése	Scherer Balázs
15:45 - 16:00	Szabó Dániel	MSc Önálló labor 2	HVaccu ECU fejlesztése	Scherer Balázs
16:00 - 16:15	Nagy Márton Donát	MSc Önálló labor 1	Vonalkódos ruhatári rendszer	Naszály Gábor
16:15 - 16:30	Ágoston Dávid	MSc Önálló labor 1	Levegő- és vérdetektor működését és hibáit emuláló, szoftvert tesztelő eszköz fejlesztése vesedialízis géphez	Naszály Gábor
16:30 - 16:45	Teke Benjamin	MSc Önálló labor 2	Vezetéknélküli időjárás állomás	Naszály Gábor
16:45 - 17:00	Handl Dániel	MSc Diplomatervezés 1	Szoftver unit fejlesztése gyógyászati készülékek szoftver életciklus folyamatának megfelelően	Naszály Gábor

**Időpont:** 2017. május 16. KEDD

**Helyszín:** IE 224.

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Kalocsai Kristóf	MSc Önálló labor 1	UAV HW és SW továbbfejlesztése	Kovácsházy Tamás
8:30 - 8:45	Boroznaki Dániel	BSc Önálló labor	Quadcopter vezérlő rendszerének a fejlesztése	Kovácsházy Tamás
8:45 - 9:00	Szekér Domokos	MSc Önálló labor 1	Matlab és Raspberry-PI illesztése	Kovácsházy Tamás
9:00 - 9:15	Vincze Dávid	MSc Diplomatervezés 1	Időalapú elosztott ütemezés Linux alatt	Kovácsházy Tamás
9:15 - 9:30	Csóke Lóránt Tibor	BSc Önálló labor	Szinkrondetektálás fejlesztése fluoreszcens spektrométerhez	Dülk Ivor
9:30 - 9:45	Horváth Tamás Kristóf	BSc Önálló labor	Moduláris energiasziget - USB adapter	Dülk Ivor
9:45 - 10:00	Tarjányi Péter	MSc Önálló labor 2	Moduláris energiasziget - Hálózati töltő	Dülk Ivor
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Liptai András	MSc Önálló labor 1	UDS tesztautomatizáló és dokumentáló tool továbbfejlesztése	Scherer Balázs
10:30 - 10:45	Kovács Gergely	BSc Önálló labor	Beágyazott rendszerek CMSIS-DAP interface alapú tesztelése	Scherer Balázs
10:45 - 11:00	Kovács Norbert	BSc Önálló labor	Autóiipari HIL szimulátor funkció kiterjesztése ESP rendszerek irányába	Scherer Balázs
11:00 - 11:15	Kárpát Roland	BSc Önálló labor	ARM Cortex M4 alapú demó ECU tervezése	Scherer Balázs
11:15 - 11:30	Fehérvári Áron Botond	MSc Önálló labor 2	Láncfalpas szenzor platform fejlesztése	Kovácsházy Tamás
11:30 - 11:45	Szécsi Péter	MSc Önálló labor 1	Diagnosztikai gate-way modul fejlesztése elektromotoros hajtású autóbussz járművezérlő egységéhez	Kovácsházy Tamás

**Időpont:** 2017. május 17. SZERDA

**Helyszín:** ThyssenKrupp Presta Hungary Kft.

**Elnök:** Sujbert László

<b>Idő</b>	<b>Név</b>	<b>Tantárgy</b>	<b>Cím</b>	<b>Konzulens</b>
14:00 - 14:15	Ötvös Sándor	BSc Önálló labor	Szög- és nyomatékérzékelők autóiipari alkalmazásokhoz	Rácz Gergely
14:15 - 14:30	Szentpéteri Szabolcs	BSc Önálló labor	Hibatűrő memóriakezelés autóiipari rendszerekben	Pintér Gergely
14:30 - 14:45	Fábián Áron	MSc Önálló labor 1	Kódgenerálás és szoftverfejlesztés beágyazott eszközökre	Pintér Gergely
14:45 - 15:00	Smikál Csanád	MSc Önálló labor 1	Automatikus változásdetektálás autóiipari szoftvermodellekben	Kovács Máté
15:00 - 15:15	Hanák Ádám	MSc Önálló labor 1	Kódgenerálás és szoftverfejlesztés beágyazott rendszerre	Pintér Gergely
15:15 - 15:30	Róth Ádám	MSc Önálló labor 1	Autóiipari Ethernet	Balogh András
15:30 - 15:45	Singh-Bahadur Dávid	MSc Diplomatervezés 1	Optimalizáció autóiipari rendszerekben	Csák Máté Gábor