

Rendszertervezés HF eredmények

Hallgató Neptun kódja		HF típus	HF%	HF pont	Evg EMC	aláírás
Q51CNX		ZI	100%	10		OK
DSO82Y	FPGA alapú PCIe interfész rendszertervének	SchB	100%	10		OK
YK1RU7						NINCS
NQ6AFF	FRT köridőmérő - rendszerterv	SchB	100%	10	7	OK
G7ZBDY	Verziókövető rendszerek	SchB	90%	9		OK
NUIPEC	Alkalmazásfejlesztés autóiipari	SchB	90%	10		OK
TS8VDU		ZI	100%	10		OK
LCZXHR	GSM riasztó rendszertervének elkészítése	SchB	90%	9		OK
GGV12A		ZI	100%	10		OK
P0DMQT	Vektor Hálózat analízátor kapcsolóüzemű tápegység	SchB	90%	9		OK
A96MDM	Webshop kliens oldali motorjának dokumentálása	SchB	100%	10		OK
YPMCPU	Univerzális aktuátor	SchB	100%	10		OK
OQ5PS9		ZI	100%	10		OK
DA5QZ7		ZI	100%	10	10	OK
VEALMR	Passzív műterhelés tervezése	SchB	90%	9		OK
BMDMAE		ZI	%			
Q6NR0X	Rendszeridentifikáció Labview környezetben	SchB	100%	10		OK
LHFLSW		ZI	100%	10		OK
LFG1CO	EMC előírások és mérési módszerek vezetett RF-tér	ZI	100%	10		OK
UC8NXW	FPGA-n megvalósított digitális reverb	SchB	60%	6		OK
R89CBY	LabVIEW-val vezérelt mobil kommunikációs	SchB	100%	10		OK
T01BGX	CompactRio mérésadatgyűjtő	SchB	90%	9		OK
N9J88K	Üzemanyag-befecskendező szelepek vizsgálata	SchB	100%	10	9	OK
TP82Y5	FPGA-n megvalósított digitális reverb	SchB	60%	6		OK
Q1OK9B	Unit Tester rendszerterv	SchB	100%	10		OK
MGRVU4	CANopen kommunikáció fejlesztés	SchB	100%	10		OK
D7JB6B	PDH over Ethernet	SchB	100%	10		OK
WM9YDT						NINCS
AN9KNJ	Martonosi Tamás	SchB	90%	9	6	OK
EEZVHD	Harmónikus emisszió	ZI	100%	10		OK
UNF7KQ		ZI	100%	10	14	OK
BXE77A	Ugró kódos rendszer implementálása STM32	SchB	100%	10	15	OK
RQ0KM1	Robonaut	SchB	100%	10		OK
OQG0GH	Audiokodek implementációja FPGA áramkörrel	SchB	100%	10		OK
IL81C8	Flexray-busz fizikai rétegének vizsgálata, egy	SchB	90%	9		OK
FWRE53	Szoftverterv vasúti jelátviteli	SchB	100%	10		OK
EKHIBU	BattRibox készítése	SchB	100%	10		OK
EL0Z26		ZI	100%	10		OK
O2BKF9	Funkcionális biztonságot megvalósító	SchB	90%	9		OK
B038OV	Unit Tester rendszerterv	SchB	100%	10		OK
E1RXLW		ZI	100%	10		OK
CCJS2F		ZI	100%	10		OK
SECWVR						NINCS
IQC7KD	Automatikus validációs környezet fejlesztése	SchB	100%	10		OK
R6VZLJ	Digitális ébresztőóra	SchB	100%	10		OK
HBJNKB	Kormány FRT versenyautóhoz	SchB	100%	10		OK
FM12BQ	Trace	SchB	90%	9		OK
Q9TIYQ		ZI	100%	10		OK
UY7B0H	Verziókövető rendszerek	SchB	90%	9		OK
S5X6XP	Változtatható méréshatárú I-U karakterisztika-mérés	SchB	80%	8		OK
C67GI3	Mérési eredmény kiértékelő szoftver	SchB	100%	10	9	OK
RDDSIB	CAN-es fejlesztőkártya tervezése Cortex M3 magú	SchB	90%	9	15	OK