

## Beágyazott információs rendszerek önálló labor és diplomatervezés beszámolója

| Időpont: 2012. december 5. SZERDA<br>Helyszín: FPGA labor IE 321. |                                |               |  |                 |
|---|--------------------------------|---------------|--|-----------------|
| Idő   | Név                            | Tantárgy      | Cím  | Konzulens       |
| 08.15-08.30   | Muzsnai Sámuel András          | MSc Dipterv 1 | CAN IF egység tervezése  | Fehér Béla      |
| 08.30-08.45   | Koch Dániel András             | MSc.Önlab 1   | Audio rendszerprocesszor tervezése                                     | Fehér Béla      |
| 08.45-09.00   | Chikán Viktor                  | MSc.Önlab 1   | Custom built Vector Network Analyzer for Switching Mode Power Supplies | Fehér Béla      |
| 09.00-09.15   | Kufcsák András                 | MSc Önlab 2   | PET képfeldolgozó  | Fehér Béla      |
| 09.15-09.30   | Horváth Tamás                  | MSc.Önlab 1   | System Verilog verification  | Fehér Béla      |
| 09.30-09.45   | Makó Balázs                    | MSc Önlab 2   | CAN Festival implementálása  | Fehér Béla      |
| 09.45-10.00   | Várszegi János                 | MSc Önlab 2   | LabVIEW FPGA SENT interfész tervezése                                  | Fehér Béla      |
| 10.00-10.15   | <b>Szünet</b>                  |               |  |                 |
| 10.15-10.30   | Kertész Lóránd-Tamás           | MSc Önlab 2   | cRIO oszcilloszkóp   | Lazányi János   |
| 10.30-10.45   | Hadady Gergely                 | MSc.Önlab 1   | DC/DC konverter  | Lazányi János   |
| 10.45-11.00   | Fejér Attila                   | MSc.Önlab 1   | NetFPGA packet processor + TOE   | Raikovich Tamás |
| 11.00-11.15   | Basel Tardech                  | MSc Dipterv 1 | Video game on FPGA   | Raikovich Tamás |
| 11.15-11.30   | Málnási-Csizmadia Örs          | MSc Önlab 2   | Affin transzformáció   | Szántó Péter    |
| 11.30-11.45   | Gács Gergő                     | MSc Önlab 2   | Achronix   | Szántó Péter    |
| 11.45-12.00   | Parti Dániel                   | MSc Önlab 2   | Audio kodek tervezése  | Szántó Péter    |
| 12.00-14.00   | <b>Előadás lesz a teremben</b> |               |  |                 |
| 14.00-14.15   | Árva Ferenc                    | MSc Dipterv 1 | PCIe DMA interfész   | Szántó Péter    |
| 14.15-14.30   | Varga Norbert Attila           | MSc Önlab 2   | H264   | Szántó Péter    |
| 14.30-14.45   | Radványi Krisztián             | MSc Dipterv 1 | Scan GPU   | Szántó Péter    |

| Időpont: 2012. december 6. CSÜTÖRTÖK<br>Helyszín: IE412. |                  |               |   |                   |
|--|------------------|---------------|---|-------------------|
| Idő  | Név              | Tantárgy      | Cím   | Konzulens         |
| 09.00-09.15  | Várszegi Dániel  | MSc Önlab 2   | Tesztrendszer integrálása   | Kovács házy Tamás |
| 09.15-09.30  | Kertész Sándor   | MSc Önlab 1   | Rádiós adatgyűjtő nyomkövető berendezéshez  | Kovács házy Tamás |
| 09.30-09.45  | Konkoly Balázs   | MSc Önlab 1   | TTEthernet példaalkalmazás  | Kovács házy Tamás |
| 09.45-10.00  | Both Tamás       | MSc Önlab 1   | Cortex-M3 alapú következő generációs mitmót   | Kovács házy Tamás |
| 10.00-10.15  | Bodnár Attila    | MSc Önlab 1   | Beagleboard-XM SBC Linux támogatásának vizsgálata                                     | Kovács házy Tamás |
| 10.15-10.30  | Zombori Attila   | MSc Önlab 2   | Bootloader fejlesztése autóiari vezérlőhöz  | Scherer Balázs    |
| 10.30-10.45  | Török Csaba      | MSc Önlab 2   | Bootloader fejlesztése autóiari vezérlőhöz  | Scherer Balázs    |
| 10.45-11.00  | Boda Tamás       | MSc Önlab 2   | Bootloader fejlesztése autóiari vezérlőhöz  | Scherer Balázs    |
| 11.00-11.15  | Vandra Ákos      | MSc Dipterv 1 | ARM Cortex Magú rendszerek debuggolása és esemény nyomkövetése                        | Scherer Balázs    |
| 11.15-11.30  | Nagyományai Máté | MSc Dipterv 1 | Hardware interfész készítése ARM CoreSight trace porthoz                              | Scherer Balázs    |
| 11.30-11.45  | Treszkai László  | MSc Dipterv 1 | Kormány fejlesztése Formula Student versenyautóhoz                                    | Scherer Balázs    |
| 11.45-12.00  | Bankó Barnabás   | MSc Önlab 2   | Köridőmérő készítése az FRT projecthez  | Scherer Balázs    |
| 12.00-14.00  | Kalmár Márton    | MSc Dipterv 1 | Járműdiagnosztikai készülék tervezése, diagnosztikai adatok feldolgozása              | Scherer Balázs    |
| 14.00-14.15  | Szebenyei Máté   | MSc Dipterv 1 | Funkcionális biztonságot megalósító rendszerarchitektúrák az autóiari alkalmazásokban | Scherer Balázs    |

| Időpont: 2012. december 6. CSÜTÖRTÖK<br>Helyszín: DSP Labor IE 317.<br>Elnök: Bank Balázs |                         |             |  |               |
|---|-------------------------|-------------|--|---------------|
| Idő   | Név                     | Tantárgy    | Cím  | Konzulens     |
| 14.30-14.45   | Gerzsényi Marcell       | MSc Önlab 2 | Hangátvitel Etherneten DSP kártyával                               | Orosz György  |
| 14.45-15.00   | Horváth András (LHF...) | MSc Önlab 2 | Szenzormodul illesztése LEGO NXT platformhoz                       | Orosz György  |
| 15.00-15.15   | Mályusz Anna            | MSc Önlab 2 | Akusztikus lokalizációs hálózat kiépítése szenzorhálózattal        | Orosz György  |
| 15.15-15.30   | Fülöp Tibor             | MSc.Önlab 1 | Basszusgítár-szintetizátor megvalósítása                           | Bank Balázs   |
| 15.30-15.45   | Matuska Timót           | MSc.Önlab 1 | Diódás torzítópédál valós idejű modellezése                        | Bank Balázs   |
| 15.45-16.00   | Balázs János            | Dipterv 1   | Ütemdetektálás és korrekció DJ alkalmazásokhoz                     | Bank Balázs   |
| 16.00-16.15   | <b>Szünet</b>           |             |  |               |
| 16.15-16.30   | Horváth András          | MSc Önlab 2 | Rendszeridentifikáció Labview alatt                                | Kollár István |
| 16.30-16.45   | Virosztek Tamás         | MSc Önlab 2 | Az A/D tesztelés maximum likelihood feladatának hatékony megoldása | Kollár István |
| 16.45-17.00   | Renczes Balázs          | Dipterv 1   | Szélerőművek termelés-előrejelzési módszereinek vizsgálata         | Kollár István |

| Időpont: 2012. december 7. PÉNTEK<br>Helyszín: IE412. |                    |             |  |                          |
|---|--------------------|-------------|--|--------------------------|
| Idő   | Név                | Tantárgy    | Cím  | Konzulens                |
| 08.15-08.30   | Ráfi Péter         | MSc Önlab 1 | PCB sugárzás mérő  | Naszály Gábor            |
| 08.30-08.45   | Bordás Tamás       | MSc Önlab 2 | PC-s kormány illesztése FlexRay hálózatra  | Naszály Gábor            |
| 08.45-09.00   | Podmaniczky Nándor | MSc Önlab 2 | Automata váltóvezérlő illesztése FlexRay hálózatra                                   | Naszály Gábor            |
| 09.00-09.15   | Boskovitz Dávid    | MSc Önlab 2 | PB0xA ESRA tápegység tesztelő berendezés fejlesztése                                 | Naszály Gábor            |
| 09.15-09.30   | Kun Zoltán         | Dipterv 1   | Képfeldolgozással segített kezelőfelület tervezése áruautomatához ("mosolyautomata") | Tóth Csaba, Széll András |
| 09.30-09.45   | Ábrám Gergő        | MSc Önlab 2 | Univerzális Fejlesztés- és Gyártástámogató Kommunikációs Eszköz                      | Benesóczky Zoltán        |

| Időpont: 2012. december 7. PÉNTEK<br>Helyszín: DSP Labor IE 317.<br>Elnök: Sujbert László |                   |             |   |                |
|---|-------------------|-------------|---|----------------|
| Idő   | Név               | Tantárgy    | Cím   | Konzulens      |
| 08.30-08.45   | Gyenes Bálint     | MSc.Önlab 1 | USRP2 szoftverrádió alapú alkalmazások                                      | Krébesz Tamás  |
| 08.45-09.00   | Kállai Róbert     | MSc.Önlab 1 | Automata mérések beágyazása a virtuális műszerkoncepcióban                  | Krébesz Tamás  |
| 09.00-09.15   | Szucher Krisztián | MSc.Önlab 1 | Szokatlan viselkedés detektálása mozgás trajektória alapján                 | Dabóczi Tamás  |
| 09.15-09.30   | Szudi László      | Dipterv 1   | Szenzorfüzió beágyazott alkalmazásokban                                     | Dabóczi Tamás  |
| 09.30-09.45   | Velinszky László  | MSc.Önlab 1 | Vitorlás hajó optimális irányszögének meghatározása                         | Dabóczi Tamás  |
| 09.45-10.00   | <b>Szünet</b>     |             |   |                |
| 10.00-10.15   | Vadász István     | BSc Önlab   | SMS riasztó   | Sujbert László |
| 10.15-10.30   | Szarvas Attila    | MSc Önlab 2 | Aktív zajcsökkentés több referencijellel                                    | Sujbert László |
| 10.30-10.45   | Finta András      | Dipterv 1   | Univerzális aktuátor teszter fejlesztése                                    | Sujbert László |
| 10.45-11.00   | Benyhe Tamás      | Dipterv 1   | In-Premise Display Device megvalósítása ZigBee Smart Energy Profile alapján | Sujbert László |