

## Önálló labor és diplomaterv beszámolók

**Időpont:** 2017. december 6. SZERDA

**Helyszín:** DSP Labor IE 317.

**Elnök:** Orosz György

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Gungl Szilárd	MSc Önálló labor 2	Pingponglabda lokalizációja rezgésjelek alapján	Orosz György
8:45 - 9:00	Grabiczka Gábor	MSc Önálló labor 2	Teljesítményelektronikai eszközök parazitahatásainak vizsgálata	Orosz György
9:00 - 9:15	Kovács-Nagy Máté	MSc Önálló labor 2	Pótkocsi orientációjának kameraalapú mérése	Dabóczy Tamás
9:15 - 9:30	Tóth Balázs	MSc Diplomatervezés 1	Mérőrendszerek dinamikus hibáinak kompenzálása inverz módszerekkel	Dabóczy Tamás
9:30 - 9:45	Plesznik Péter	MSc Önálló labor 1	Okosóra fejlesztése mikrokontroller segítségével	Pálfi Vilmos
9:45 - 10:00	Tóth Károly	BSc Témalabor	Beágyazott adatátviteli rendszer fizikai rétegének teljesítőképessége és szimulációja...	Krébesz Tamás

**Időpont:** 2017. december 8. PÉNTEK

**Helyszín:** DSP Labor IE 317.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
13:00 - 13:15	Dudás Dávid Bence	MSc Önálló labor 1	Elektromos kormányrendszerek vezérlőegységének továbbfejlesztése	Sujbert László
13:15 - 13:30	Kosdi Dávid	MSc Önálló labor 1	Egyszerű egér illesztése és bemérése USB-n mikrokontrollerhez	Pálfi Vilmos
13:30 - 13:45	Bezzeg Dávid	BSc Témalabor	QRS detektor implementációja és minősítése	Nagy Péter
13:45 - 14:00	Forrai Zoltán László	MSc Önálló labor 2	Teremhangátvitel kompenzációja	Bank Balázs
14:00 - 14:15	Szegszárdy Máté	BSc Témalabor	Hangszóróátvitel mérése és kompenzációja	Bank Balázs

**Időpont:** 2017. december 11. HÉTFŐ

**Helyszín:** FPGA Labor IE 321.

**Elnök:** N/A

Idő	Név	Tantárgy	Cím	Konzulens
8:20 - 8:30	Kelemen Márton István	BSc Témalabor	Játék megvalósítása Logsys Spartan-6 eszközön	Szántó Péter
8:30 - 8:40	Pető Ágoston	BSc Témalabor	Játék megvalósítása Logsys Spartan-6 eszközön	Szántó Péter
8:40 - 8:50	Gulyás Tamás	BSc Témalabor	Játék megvalósítása Logsys Spartan-6 eszközön	Szántó Péter
8:50 - 9:00	Thuróczy Bertalan	BSc Témalabor	Wi-Fi kiegészítő modul tervezése	Fehér Béla
9:00 - 9:15	Kiss Tamás	BSc Témalabor	SIM kártya modul tervezése	Fehér Béla
9:15 - 9:30	Bán Balázs József	BSc Témalabor	USB billentyűzet kezelő modul tervezése	Fehér Béla
9:30 - 9:45	Kardos Bálint	MSc Önálló labor 1	AFE egység illesztése LOGSYS FPGA kártyához	Fehér Béla
9:45 - 10:00	Murányi Péter	MSc Önálló labor 1	PYNQ eszköz vizsgálata akusztikus mérési környezetben	Fehér Béla
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Német Zsolt	MSc Önálló labor 2	Affin transzformációs egység megvalósítása Xilinx Vivado HLS-ben	Szántó Péter
10:30 - 10:45	Tusori Tibor	MSc Önálló labor 2	Átkonfigurálható hardveres gyorsítók beágyazott Linux környezetben	Wacha Gábor
10:45 - 11:00	Nagy Tímea Csilla	MSc Önálló labor 2	Audio továbbítás 40Gbit-es optikai video extenderben	Szántó Péter
11:00 - 11:15	Mucsi Márton	MSc Önálló labor 2	Egyedi öntözőrendszer fejlesztése	Raikovich Tamás
11:15 - 11:30	Gulyás Róbert László	MSc Önálló labor 2	Gamma Zrt - Nukleáris jelek feldolgozása FPGA-val	Szántó Péter
11:30 - 11:45	Strinni Bence	MSc Önálló labor 2	Hálózati kártya FPGA-ban	Fehér Béla
11:45 - 12:00	Cseh Péter	MSc Önálló labor 2	MiniRISC processzor megvalósítása Chisel nyelven	Wacha Gábor
12:00 - 12:15	Borbély Zsombor	MSc Önálló labor 2	Processzorfrekvencia változtatás FPGA-n futó Linux rendszeren	Wacha Gábor
12:15 - 14:00	EBÉD			
14:00 - 14:15	Pál Csaba	MSc Diplomatervezés 1	NI cRIO kommunikációs modul fejlesztése	Fehér Béla
14:15 - 14:30	Bóka Jenő	MSc Diplomatervezés 1	Objektum detektálás ADAS rendszerekben	Szántó Péter
14:30 - 14:45	Radics Áron	MSc Diplomatervezés 1	FPGA alapú PCIe gyorsító kártya megvalósítása	Szántó Péter
14:45 - 15:00	Gránicz Attila	MSc Diplomatervezés 1	Nagysebességű soros interfészek vizsgálata	Szántó Péter

**Időpont:** 2017. december 11. HÉTFŐ

**Helyszín:** IE 225.

**Elnök:** Tóth Csaba

Idő	Név	Tantárgy	Cím	Konzulens
8:45 - 9:00	Kálec Márton Boldizsár	MSc Önálló labor 2	Konstansteljesítmény-generátor (Bosch)	Tóth Csaba
9:00 - 9:15	Fitori Mátyás Bence	MSc Diplomatervezés 1	Sávtartás funkció megvalósítása önvezető gokart platformon (Bosch)	Tóth Csaba
9:15 - 9:30	Fucskó Máté	MSc Diplomatervezés 1	BroadR-Reach kommunikáció megvalósítása haszongépjárműves alkalmazásokban (Knorr-Bremse)	Tóth Csaba
9:30 - 9:45	Gera Nándor Ossik László	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül 1.	Tóth Csaba
9:45 - 10:00	Nyárády Dorottya Sebők Bence	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül 2.	Tóth Csaba
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Szalai András	BSc Témalabor	Mikrokontroller vezérlésű autó részegységének elkészítése 1.	Benesóczky Zoltán
10:30 - 10:45	Gracia Dániel	BSc Témalabor	Mikrokontroller vezérlésű autó részegységének elkészítése 2.	Benesóczky Zoltán
10:45 - 11:00	Hüttli Frigyes	BSc Témalabor	Mágneses lebegtetés	Benesóczky Zoltán
11:00 - 11:15	Ágoston Dávid	MSc Önálló labor 2	Levegő- és vérdetektor működését és hibáit emuláló, szoftvert tesztelő eszköz fejlesztése vesedialízis géphez	Naszály Gábor
11:15 - 11:30	Liptai András	MSc Önálló labor 2	Vezeték nélküli egér applikáció fejlesztése Android alapú okostelefonhoz	Naszály Gábor
11:30 - 11:45	Hornýák Máté	BSc Témalabor	RGB LED vezérlés nyúlásmérő bélyeg felhasználásával	Naszály Gábor
11:45 - 12:00	Tóth András	MSc Önálló labor 1	Moduláris energiasziget - általános SMPS	Dülk Ivor

**Időpont:** 2017. december 11. HÉTFŐ

**Helyszín:** IE 225.

**Elnök:** Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
13:15 - 13:30	Tarjányi Péter	MSc Diplomatervezés 1	Elektrokémiai maró műszer tervezése és kivitelezése neurális elektródok gyártásához	Dülk Ivor
13:30 - 13:45	Hollós Ádám	BSc Témalabor	GPS illesztő kártya TI Connected Launchpad kártyához	Kovács Tamás
13:45 - 14:00	Hiz Dániel	BSc Témalabor	GPS illesztő kártya Beaglebone kártyához	Kovács Tamás
14:00 - 14:15	Zsófia Seres	BSc Témalabor	RGB LED sor illesztése	Kovács Tamás
14:15 - 14:30	Kalocsai Kristóf	MSc Önálló labor 2	Mobilis robot platform fejlesztés: Aktuátorok	Kovács Tamás
14:30 - 14:45	Fehérvári Áron Botond	MSc Diplomatervezés 1	Beléptető rendszerhez integrált intelligens adatgyűjtő egység tervezése és megvalósítása	Kovács Tamás
14:45 - 15:00	Szécsi Péter	MSc Önálló labor 2	CI/CD rendszer kialakítása Buildroot-os környezet köré	Kovács Tamás
15:00 - 15:15	SZÜNET			
15:15 - 15:30	Szekér Domokos	MSc Önálló labor 2	Matlab és TI Connected Launchpad illesztése	Kovács Tamás
15:30 - 15:45	Nárai Ádám	MSc Önálló labor 2	Az aktív látás neurális mechanizmusainak vizsgálata szemkövetés és agyi képalkotó modalitások fúziójával	Jobbágy Ákos
15:45 - 16:00	Puspán Sára Borbála	MSc Önálló labor 2	Pulzushullám terjedés vizsgálata	Jobbágy Ákos
16:00 - 16:15	Szabó Dániel	MSc Diplomatervezés 1	Műhold földi kiszolgáló egységének tervezése	Scherer Balázs
16:15 - 16:30	Trádlér Máté	MSc Önálló labor 2	Grafikus kijelző meghajtó használata	Scherer Balázs
16:30 - 16:45	Tóth Tibor	MSc Önálló labor 2	Áramkörök automatizált bemérése	Scherer Balázs

**Időpont:** 2017. december 13. SZERDA

**Helyszín:** ThyssenKrupp Presta Hungary Kft.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
14:30 - 14:45	Róth Ádám	MSc Önálló labor 2	Autóipari Ethernet	Balogh András
14:45 - 15:00	Smikál Csanád	MSc Önálló labor 2	Automatikus változásdetektálás autóipari szoftvermodellekben	Kovács Máté
15:00 - 15:15	Badó Dávid	MSc Önálló labor 2	AUTOSAR szabvány által specifikált basic software modul fejlesztése	Szikszay László