

Önálló labor és diplomaterv beszámolók

Időpont: 2016. december 7. SZERDA

Helyszín: DSP Labor IE 317.

Elnök: Orosz György

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Varga Balázs	MSc Diplomatervezés 1	Elosztott adaptív jelfeldolgozó rendszerek vizsgálata	Orosz György
8:45 - 9:00	Grabiczka Gábor	MSc Önálló labor 1	Teljesítményelektronikai eszközök parazitahatásainak vizsgálata	Orosz György
9:00 - 9:10	Dányi Péter	BSc Témalabor	Lépesdetektor alapú riasztórendszer fejlesztése	Orosz György
9:10 - 9:20	Simonek Péter	BSc Témalabor	Zajsztintmérő fejlesztése	Orosz György
9:20 - 9:35	Schmidt Zoltán	MSc Önálló labor 2	Autóipari elektromos tesztek végrehajtására képes automatizált rendszer fejlesztése	Krébesz Tamás
9:35 - 9:50	SZÜNET			
9:50 - 10:00	Konyári András	BSc Témalabor	Basszusgitarhanggal vezérelt szintetizátor	Bank Balázs
10:00 - 10:15	Varjasi Tamás	MSc Önálló labor 2	Zajsztintmérés megvalósítása	Bank Balázs
10:15 - 10:25	Czupy Gergely	BSc Témalabor	Adaptív szűrő megvalósítása	Sujbert László
10:25 - 10:35	Járó Áron	BSc Témalabor	Tetszőleges hullámformájú periodikus generátor fejlesztése	Sujbert László
10:35 - 10:50	Husztik Dániel	MSc Önálló labor 2	RF Demóalkalmazás fejlesztése Microchip beágyazott környezetben	Sujbert László
10:50 - 11:05	Prajcer Dániel	MSc Önálló labor 2	Pulzuszámolás akusztikus jelek alapján	Sujbert László

Időpont: 2016. december 9. PÉNTEK

Helyszín: IE 225.

Elnök: Tóth Csaba

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:25	Kovács Norbert	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül	Scherer Balázs
8:25 - 8:35	Kovács Gergely	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül	Scherer Balázs
8:35 - 8:45	Horváth Tamás Kristóf	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül	Scherer Balázs
8:45 - 8:55	Kárpát Roland	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül	Scherer Balázs
8:55 - 9:10	Limbay Bence	MSc Önálló labor 2	Valós-idejű beltéri helymeghatározás fejlesztése	Erdős Csanád
9:10 - 9:25	Rakaczki Péter	BSc Önálló labor	Bluetooth kommunikáció integrálása mikrovezérlős környezethez	Scherer Balázs
9:25 - 9:40	Dudás Márton	MSc Önálló labor 2	Csomagoló automata működését monitorozó elektronika fejlesztése	Scherer Balázs
9:40 - 9:55	Kulcsár Dávid	MSc Önálló labor 2	FreeRTOS alapú szoftver platform STM32 vezérlőre	Scherer Balázs
9:55 - 10:15	SZÜNET			
10:15 - 10:30	Szabó Dániel	MSc Önálló labor 1	HVaccu ECU fejlesztése	Scherer Balázs
10:30 - 10:45	Lakatos Bálint	MSc Önálló labor 2	Interaktív HIL szimulátor fejlesztése	Scherer Balázs
10:45 - 11:00	Balázsi Tamás	MSc Önálló labor 2	Interaktív HIL szimulátor fejlesztése	Scherer Balázs
11:00 - 11:15	Hencz András Pál	MSc Diplomatervezés 1	Vezeték nélküli kommunikáció integrálása AURIX Tricore mikrokontrollerre autóipari környezetben	Scherer Balázs
11:15 - 11:30	Fitori Máttyás Bence	MSc Önálló labor 1	Sávtartás funkció megvalósítása	Tóth Csaba
11:30 - 11:45	Balaton György	MSc Diplomatervezés 1	Tesztrendszer DCU vezérlőegységhez	Tóth Csaba
11:45 - 12:00	Béres András	BSc Önálló labor	Ethernet Loop Protection implementálása 25G videó mátrixon	Kovács Tamás

Időpont: 2016. december 12. HÉTFŐ

Helyszín: IE 225.

Elnök: Kovács Tamás

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:25	Dálnoki Pál	BSc Témalabor	Ultraszagos távolságmérő vakok és vak nagyothallók segítésére	Benesóczky Zoltán
8:25 - 8:35	Boroznaki Dániel	BSc Témalabor	BLDC motorvezérlés	Kovács Tamás
8:35 - 8:45	Kanál Attila Károly	BSc Témalabor	Mikrokontrolleres multiméter	Kovács Tamás
8:45 - 8:55	Vagner Jácson	BSc Témalabor	Hordozható adatgyűjtő	Kovács Tamás
8:55 - 9:10	Tarjányi Péter	MSc Önálló labor 1	Moduláris energiasziget: hálózati töltő	Dülk Ivor
9:10 - 9:25	Tóth Attila	MSc Diplomatervezés 1	MOSFET alapú 3 fázisú híd termikus modellezése	Dülk Ivor
9:25 - 9:40	Fehérvári Áron Botond	MSc Önálló labor 1	Láncfalpas szenzor platform fejlesztése	Kovács Tamás
9:40 - 10:00	SZÜNET			
10:00 - 10:15	Vincze Dávid	MSc Önálló labor 2	Valós-idejű rendszerfunkciók megvalósításának vizsgálata beágyazott Linux környezetben	Kovács Tamás
10:15 - 10:30	Pálfi Dávid	MSc Diplomatervezés 1	Ethernet alapú elosztott adatgyűjtő rendszer fejlesztése	Kovács Tamás
10:30 - 10:45	Laczó Gyula	MSc Diplomatervezés 1	Mikrokontroller alapú GUI eszköz IoT alkalmazásokhoz	Kovács Tamás
10:45 - 11:00	Szél Péter	MSc Önálló labor 2	Pozíció meghatározás Bluetooth LE felhasználásával	Benesóczky Zoltán
11:00 - 11:15	Molnár Csaba	MSc Önálló labor 2	Rádiós távolságmeghatározáson alapuló munkahelyi számítógép védelem	Benesóczky Zoltán

Időpont: 2016. december 12. HÉTFŐ

Helyszín: IE 225.

Elnök: Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
13:15 - 13:30	Kovács Adrienn	MSc Önálló labor 1	Modell alapú szoftverkomponens fejlesztése orvosi eszköz szimulációjához	Jobbágy Ákos
13:30 - 13:45	K. Tóth Lilla Magdolna	MSc Önálló labor 2	Egyensúlyozás mérése	Jobbágy Ákos
13:45 - 14:00	Handl Dániel	MSc Önálló labor 2	Egy vese dialízis gép protektív alrendszerének migrálása új hardware környezetbe	Naszály Gábor
14:00 - 14:15	Teke Benjamin	MSc Önálló labor 1	Vezeték-nélküli időjárás állomás	Naszály Gábor
14:15 - 14:30	Singh-Bahadur Dávid	MSc Önálló labor 2	Élő menekülő játék beágyazott rendszerének továbbfejlesztése	Naszály Gábor
14:30 - 14:45	Kun András	MSc Diplomatervezés 1	Raspberry Pi alapú bejárati ajtó figyelés	Naszály Gábor

Időpont: 2016. december 12. HÉTFŐ

Helyszín: FPGA Labor IE 321.

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Csordás Gábor András	BSc Témalabor	MEMS szenzort vezérelt videojáték	Fehér Béla
	Hadnagy Ákos	BSc Témalabor	MEMS szenzort vezérelt videojáték	Fehér Béla
8:45 - 8:55	Apró Csaba	BSc Témalabor	NFC kártya olvasó modul	Fehér Béla
	Amairi Olivér Fádi	BSc Témalabor	Snake játék tervezése FPGA-n	Fehér Béla
8:55 - 9:15	Nagy Soma	BSc Témalabor	Ping-pong játék megtervezése FPGA-n	Fehér Béla
	Szentpéteri Szabolcs	BSc Témalabor	Break_out játék megtervezése FPGA-n	Fehér Béla
9:15 - 9:30	Pál Csaba	MSc Önálló labor 1	NI cRIO kommunikációs modul fejlesztése	Fehér Béla
9:30 - 9:45	Fafula Dániel	MSc Önálló labor 2	Beléptető rendszer tervezése	Fehér Béla
9:45 - 10:00	Tóth Gábor	MSc Önálló labor 2	Convnet implementáció FPGA-n	Fehér Béla
10:00 - 10:15			SZÜNET	
10:15 - 10:30	Újvári Ákos	MSc Önálló labor 2	FPGA RISC-V lágyprocesszor tervezése	Fehér Béla
10:30 - 10:45	Újvári Tamás	MSc Önálló labor 2	Atlys stereo video	Fehér Béla
10:45 - 11:00	Sós Bence	MSc Önálló labor 2	Nagysebességű hálózati interfész fejlesztése	Fehér Béla
11:00 - 11:15	Tóth Balázs	MSc Önálló labor 2	FPGA alapú PCI Express I/O kártya	Raikovich Tamás
11:15 - 11:30	Vezdén Eszter	MSc Önálló labor 2	Alkalmazásfejlesztés dialízisgép kórházi pdms interface-ének teszteléséhez	Wacha Gábor
11:30 - 11:45	Murai János	MSc Diplomatervezés 1	Krónikus hemodialízisgép vezérlő szoftverének portolása	Wacha Gábor
11:45 - 12:00	Nickl István	MSc Önálló labor 2	NoC verifikációja UVM keretrendszerrel	Wacha Gábor
12:00 - 13:00			SZÜNET	
13:00 - 13:15	Tolnai Dániel	MSc Önálló labor 2	FPGA alapú FPGA kártya interfész Jetson TX1-hez	Szántó Péter
13:15 - 13:30	Radics Áron	MSc Önálló labor 1	GPU alapú medián szűrő megvalósítása	Szántó Péter
13:30 - 13:45	Kornis Tamás	MSc Önálló labor 2	GPU alapú medián szűrő megvalósítása	Szántó Péter
13:45 - 14:00	Hummel Gergely	MSc Önálló labor 2	GPU tömörítés megvalósíthatósági vizsgálata	Szántó Péter
14:00 - 14:15	Borkó Máté	MSc Önálló labor 2	SAR algoritmus megvalósítása GPU-n	Szántó Péter
14:15 - 14:30	Dobszay Bálint	MSc Önálló labor 1	PCB: Vezetéknélküli digitális multiméter tervezése	Lazányi János
14:30 - 14:45	Gránicz Attila	MSc Önálló labor 1	PCB: Nagysebességű NYÁK huzalozás Altium platformon	Lazányi János
14:45 - 15:00	Schusztér András	MSc Önálló labor 2	PCB: Automatikus tesztrendszer kialakítás	Lazányi János