

Önálló labor és diplomaterv beszámolók

Időpont: 2016. május 18. SZERDA

Helyszín: DSP Labor IE 317.

Elnök: Bank Balázs

Idő	Név	Tantárgy	Cím	Konzulens
14:00 - 14:15	Gergely Dániel	BSc Önálló labor	Ritmusérzék-fejlesztő alkalmazás	Bank Balázs
14:15 - 14:30	Gaják Tibor	BSc Önálló labor	Jelfeldolgozás Pythonban	Orosz György
14:30 - 14:45	Nagy Tímea	BSc Önálló labor	Grafikonok automatikus elemzése	Orosz György
14:45 - 15:00	Varga Balázs	MSc Önálló labor 2	Nagyfrekvenciás aktív torzításcsökkentés	Orosz György
15:00 - 15:15	Szatmári Bendegúz	MSc Diplomatervezés 1	Testrendszer fejlesztése elektromos autó töltőoszlop töltésvezérlő egységéhez	Orosz György
15:15 - 15:30	Tóth Eszter	MSc Diplomatervezés 1	Vezeték nélküli okosmérőóra-hálózat hardver elemeinek tervezése	Orosz György
15:30 - 15:45	SZÜNET			
15:45 - 16:00	Nika Márton	MSc Diplomatervezés 1	Basszusgitar fizikai modelljének továbbfejlesztése	Bank Balázs
16:00 - 16:15	Varjasi Tamás	MSc Önálló labor 1	Zajszintmérés megvalósítása	Bank Balázs
16:15 - 16:30	Hetesi Krisztián	BSc Önálló labor	ADC tesztelő mérőrendszer fejlesztése LabVIEW-ban	Pálfi Vilmos
16:30 - 16:45	Schmidt Zoltán	MSc Önálló labor 1	Autóipari elektromos tesztek végrehajtására képes automatizált rendszer fejlesztése	Krébesz Tamás

Időpont: 2016. május 20. PÉNTEK

Helyszín: IE 225.

Elnök: Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	K. Tóth Lilla Magdolna	MSc Önálló labor 1	Egyensúlyozás vizsgálata	Jobbágy Ákos
8:30 - 8:45	Forrai Zoltán	BSc Önálló labor	Hőérzékelő szimulátor orvosi készülékhez	Benesóczky Zoltán
8:45 - 9:00	Tradler Máté	BSc Önálló labor	Akkutöltő tesztter orvosi készülékhez	Benesóczky Zoltán
9:00 - 9:15	Király Tamás	BSc Önálló labor	Hőméreleg	Benesóczky Zoltán
9:15 - 9:30	Takács István	BSc Önálló labor	Bluetooth LE kapcsolat uC és androidos készülék között	Benesóczky Zoltán
9:30 - 9:45	Szél Péter	MSc Önálló labor 1	Pozíció meghatározás Bluetooth LE felhasználásával	Benesóczky Zoltán
9:45 - 10:00	Molnár Csaba	MSc Önálló labor 1	Rádiós távolságmeghatározáson alapuló munkahelyi számítógép védelem	Benesóczky Zoltán
10:00 - 10:15	Kocsis Tamás	MSc Diplomatervezés 1	Grafikus kijelzővel rendelkező eszközök funkcionális tesztelése	Scherer Balázs
10:15 - 10:30	Hencz András	MSc Önálló labor 2	Szignál – interfész elem közötti realizációs kapcsolatot automatikusan megvalósító program	Scherer Balázs
10:30 - 10:45	Balácsi Tamás	MSc Önálló labor 1	Szoftverfejlesztés a BME FRT csapat ECU-ira	Scherer Balázs
10:45 - 11:00	Matyi Bálint	BSc Önálló labor	ECG tesztter	Benesóczky Zoltán
11:00 - 11:15	Dudás Márton	MSc Önálló labor 1	Szimulátor környezet építése kormányműhöz: CAN kommunikáció szimulálása	Scherer Balázs
11:15 - 11:30	Nagy Barnabás	BSc Önálló labor	GSP illesztése mikrovezérlős környezetbe	Scherer Balázs
11:30 - 13:15	SZÜNET			
13:15 - 13:30	Szécsi Péter	BSc Önálló labor	Környezeti monitorozó rendszer	Kovács házy Tamás
13:30 - 13:45	Kapitány Ágoston	MSc Diplomatervezés 1	Pulsoximéter tervezése	Benesóczky Zoltán
13:45 - 14:00	Kuzma Gábor	MSc Diplomatervezés 1	Automatizált öntözőrendszer fejlesztése	Eredics Péter
14:00 - 14:15	Limbay Bence	MSc Önálló labor 1	Valós-idejű beltéri helymeghatározás fejlesztése	Erdős Csanád
14:15 - 14:30	Pokorny Balázs	BSc Önálló labor	Elektronikus Rubik kocka	Erdős Csanád
14:30 - 14:45	Laczó Gyula	MSc Önálló labor 2	Óraszinkronizáció TI Connected Launchpad környezetben	Kovács házy Tamás
14:45 - 15:00	Várallyay Sámuel	BSc Önálló labor	Nagy pontosságú óraszinkronizáció vezeték nélküli szenzorhálózatokban	Kovács házy Tamás
15:00 - 15:15	Somos Gergő	BSc Önálló labor	Nagy pontosságú óraszinkronizáció vezeték nélküli szenzorhálózatokban	Kovács házy Tamás

Időpont: 2016. május 20. PÉNTEK

Helyszín: DSP Labor IE 317.

Elnök: Bank Balázs

Idő	Név	Tantárgy	Cím	Konzulens
14:00 - 14:15	Gajdács András	MSc Diplomatervezés 1	Grafikusprocesszor-alapú aktív zajcsökkentő rendszer fejlesztése	Sujbert László
14:15 - 14:30	Koblász Kolos	MSc Diplomatervezés 1	Teljesítményerősítők karakterisztikájának linearizálási módszerei	Sujbert László
14:30 - 14:45	Husztik Dániel	MSc Önálló labor 1	RF Demóalkalmazás fejlesztése Microchip beágyazott környezetben	Sujbert László
14:45 - 15:00	Bódis Sándor	BSc Önálló labor	Általános szenzorinterface készítése hangkártyához	Orosz György
15:00 - 15:15	Németh Barnabás	BSc Önálló labor	USB alapú hangkártya tervezése	Orosz György
15:15 - 15:30	Molnár Dániel	MSc Diplomatervezés 1	Vezeték nélküli okosmérőóra-hálózat tervezése és szoftver implementációja	Orosz György

Időpont: 2016. május 23. HÉTFŐ

Helyszín: IE 225.

Elnök: Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Marosi Csaba	MSc Diplomatervezés 1	Vezeték nélküli hangosítási rendszer	Scherer Balázs
8:30 - 8:45	Novák István	MSc Diplomatervezés 1	Kormányoszlop mozgató mechanika zajcsökkentése	Scherer Balázs
8:45 - 9:00	Kulcsár Dávid	MSc Önálló labor 1	GPRS alapú adatgyűjtő	Scherer Balázs
9:00 - 9:15	Zsidi Péter Gábor	BSc Önálló labor	Ethernet hálózaton működő mérés adatgyűjtő és jelfeldolgozó	Naszály Gábor
9:15 - 9:30	Szabó Zsolt József	BSc Önálló labor	Freescale Cup Car + Raspberry Pi	Naszály Gábor
9:30 - 9:45	Handl Dániel	MSc Önálló labor 1	Egy vese dialízis gép protektív alrendszerének migrálása új hardware környezetbe	Naszály Gábor
9:45 - 10:00	Singh-Bahadur Dávid	MSc Önálló labor 1	Élő menekülő játék beágyazott rendszerének továbbfejlesztése	Naszály Gábor
10:00 - 10:15	Balaton György	MSc Önálló labor 2	Autóipari vezérlőegység tesztkörnyezetének kibővítése és egy mérőrendszer kialakítása (Bosch)	Tóth Csaba
10:15 - 10:30	Kun András	MSc Önálló labor 2	Teljes körű monitorozó rendszer illesztése mobil platformra (Netvisor)	Tóth Csaba
10:30 - 10:45	Hódos Gergő	MSc Önálló labor 2	Sávváltás-asszisztens funkció fejlesztése (Bosch)	Tóth Csaba
10:45 - 11:00	Szabó Szilvia	MSc Önálló labor 2	Energiasziget nomád körülményekhez	Dülk Ivor
11:00 - 11:15	Buday Péter	BSc Önálló labor	Chronograph (lövedék sebességmérő) fejlesztése	Dülk Ivor
11:15 - 13:15			SZÜNET	
13:15 - 13:30	Kiss Márton Titusz	BSc Önálló labor	Gokart világítási rendszerének megtervezése, elkészítése	Tóth Csaba
13:30 - 13:45	Almási János Tamás	BSc Önálló labor	Webes szenzorhálózat	Tóth Csaba
13:45 - 14:00	Oláh Tamás Bence	BSc Önálló labor	Webes szenzorhálózat	Tóth Csaba
14:00 - 14:15	Lakatos Bálint	MSc Önálló labor 1	Távolságtartó tempomat implementálása gokarthoz (Bosch)	Tóth Csaba
14:15 - 14:30	Garai Gábor	BSc Önálló labor	Kapcsolóüzemű tápegység (SMPS) készítése	Dülk Ivor
14:30 - 14:45	Jenei Dávid	MSc Diplomatervezés 1	Linux alapú beágyazott rendszerek életciklus-menedzsmentje	Kovács házy Tamás
14:45 - 15:00	Vincze Dávid	MSc Önálló labor 1	Valós-idejű rendszerfunkciók megvalósításának vizsgálata beágyazott Linux környezetben	Kovács házy Tamás
15:00 - 15:15	Vass Bence	BSc Önálló labor	Linux alkalmazása beágyazott rendszerekben	Kovács házy Tamás
15:15 - 15:30	Fábián Áron	BSc Önálló labor	Linux miniszámítógép használata Bluetooth Low Energy (BLE) beacon-hálózat és webservert összekapcsolásához	Kovács házy Tamás
15:30 - 15:45	Bado Dávid	BSc Önálló labor	Mérőeszköz IEEE 1588 és SyncE megoldások alkalmazási környezetben történő validációjára	Kovács házy Tamás
15:45 - 16:00	Tókei Ákos	BSc Önálló labor	Szabad forrású otthon automatizálási rendszer fejlesztése Silicon Labs rádiós mikrovezérlőkkel	Kovács házy Tamás

Időpont: 2016. május 23. HÉTFŐ

Helyszín: ThyssenKrupp Presta Hungary Kft.

Idő	Név	Tantárgy	Cím	Konzulens
14:00 - 14:15	Bányai Tamás	MSc Diplomatervezés 1	CAN intelligens hálózati kapcsoló megvalósítása	Balogh András
14:15 - 14:30	Marton Dániel	MSc Diplomatervezés 1	Programozható szenzorszimulátor fejlesztése	Balogh András
14:30 - 14:45	Ratkovszki István	MSc Diplomatervezés 1	Automatikus, modellalapú biztonsági analízis	Balogh András
14:45 - 15:00	Prajcer Dániel	MSc Önálló labor 1	Szög szenzor fejlesztése a szervomotor saját mágneses terének felhasználásával	Vér Abel
15:00 - 15:15	Sándi Tamás	BSc Önálló labor	Felhasználói felület autóipari vezérlőegységek teszteléséhez	Pintér Gergely
15:15 - 15:30	Deák Ádám	BSc Önálló labor	Autóipari Ethernet	Balogh András

Időpont: 2016. május 25. SZERDA

Helyszín: FPGA Labor IE 321.

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Virovecz Ádám	MSc Diplomatervezés 1	ConvNet alapú objektum felismerés FPGA eszközön	Fehér Béla
8:45 - 9:00	Szabó Ákos Péter	MSc Diplomatervezés 1	FPGA modulfejlesztés OpenCL környezetben	Fehér Béla
9:00 - 9:15	Juhász Attila	MSc Diplomatervezés 1	Master JTAG vezérlő logika fejlesztése	Fehér Béla
9:15 - 9:25	Újvári Ákos	MSc Önálló labor 1	Xilinx OpenHW - SmartGun	Fehér Béla
9:25 - 9:35	Újvári Tamás	MSc Önálló labor 1	Xilinx OpenHW - SmartGun	Fehér Béla
9:35 - 9:50	Tóth Gábor	MSc Önálló labor 1	Convnet implementáció FPGA-n	Fehér Béla
9:50 - 10:05	Borkó Máté	MSc Önálló labor 1	SDR alapú modulátor jelforrás	
10:05 - 10:15			SZÜNET	
10:15 - 10:25	Sós Bence	MSc Önálló labor 1	WRO Robot Challenge	Fehér Béla
10:25 - 10:35	Fafula Dániel	BSc Önálló labor	WRO Robot Challenge	Fehér Béla
10:35 - 10:45	Mucsi Márton	MSc Önálló labor 1	WRO Robot Challenge	Fehér Béla
10:45 - 11:00	Strinni Bence	BSc Önálló labor	FFT algoritmus megvalósítása Goertzel módszerrel	Fehér Béla
11:00 - 11:15	Balogh Péter	BSc Önálló labor	Reaktív programozási technikák alkalmazása kombinációs logikák szimulálásához	Wacha Gábor
11:15 - 11:30	Nickl István	MSc Önálló labor 1	Multicore router kialakítása FPGA-n belül	Wacha Gábor
11:30 - 11:45	Vezdén Eszter	MSc Önálló labor 1	Verilog mini-fejlesztőkörnyezet megvalósítása	Wacha Gábor
11:45 - 12:30			SZÜNET	
12:30 - 12:45	Sisák Mihály	MSc Diplomatervezés 1	Wavetable szintézis megvalósítása FPGA-val	Szántó Péter
12:45 - 13:00	Rácz Benedek	MSc Önálló labor 2	Post-szintézis szimuláció gyorsítása	Szántó Péter
13:00 - 13:15	Tolnai Dániel	MSc Önálló labor 1	IPM megvalósítása / Tegra video encoder	Szántó Péter
13:15 - 13:30	Such Ádám	MSc Diplomatervezés 1	FPGA alapú PCI Express kártya eszközmeghajtó-fejlesztéshez	Raikovich Tamás
13:30 - 13:45	Kovács Márton	MSc Önálló labor 2	FPGA alapú PCI Express I/O kártya	Raikovich Tamás
13:45 - 14:00	Molnár Gábor	BSc Önálló labor	Algoritmusok hardveres és szoftveres megvalósításának vizsgálata	Raikovich Tamás
14:00 - 14:15	Hegedűs Csaba	MSc Diplomatervezés 1	Videó kódoló eljárás gyorsítási lehetőségeinek vizsgálata Zynq SOC felhasználásával	Raikovich Tamás
14:15 - 14:30			SZÜNET	
14:30 - 14:45	Mendlik András	BSc Önálló labor	Robbanómotor adatgyűjtő (PCB Design)	Szántó Péter
14:45 - 15:00	Lippai Dániel	MSc Diplomatervezés 1	Magas szintű kapcsolási rajz ellenőrzés (PCB Design)	Szántó Péter
15:00 - 15:15	Holes Norbert Zsolt	BSc Önálló labor	GPRS Mérésadatgyűjtő rendszer	Szántó Péter
15:15 - 15:30	Német Zsolt	BSc Önálló labor	HDMI interfész megvalósítása Spartan-6 FPGA-n	Szántó Péter
15:30 - 15:45	Kornis Tamás	MSc Önálló labor 1	Medián szűrő megvalósítása GPU-n	Szántó Péter
15:45 - 16:00	Hummel Gergely	MSc Önálló labor 1	JPEG2000 enkóder megvalósítása GPU-n	Szántó Péter