

## Önálló labor és diplomaterv beszámolók

**Időpont:** 2015. május 14. CSÜTÖRTÖK

**Helyszín:** IE 225.

Idő	Név	Tantárgy	Cím	Konzulens
10:15 - 10:30	Fitori Mátvás	BSc Önálló labor	Programmable Real-Time Unit (PRU) alkalmazása Beaglebone Black-en	Kovács házy Tamás
10:30 - 10:45	Stocker Bence	MSc Diplomatervezés 1	Automata kamerafókuszáló vezérlőegység fejlesztése	Scherer Balázs
10:45 - 11:00	Marosi Csaba	MSc Önálló labor 1	NI FPGA alapú Trace adatolyam mérés	Scherer Balázs
11:00 - 11:15	Ujvári Tamás	BSc Önálló labor	NI FPGA alapú Trace adatolyam mérés	Scherer Balázs
11:15 - 11:30	Balázsi Tamás	BSc Önálló labor	Kézi tesztberendezés fejlesztése a Bosch számára	Scherer Balázs
11:30 - 11:45	Novák István	MSc Önálló labor 1	Dashboard fejlesztés a Formula Student projectben	Scherer Balázs
11:45 - 12:00	Váczi Viktor	BSc Önálló labor	Mikrolépéses léptetőmotor meghajtó Mach3-hoz	Dülk Ivor
12:00 - 12:15	SZÜNET			
12:15 - 12:30	Gál Balázs	MSc Diplomatervezés 1	Autonóm telephelyi manőverezés támogatása kamera alapú helymeghatározással	Naszály Gábor
12:30 - 12:45	Góczán Bence	MSc Diplomatervezés 1	Magaslégköri ballon kamera rendszerének továbbfejlesztése	Naszály Gábor
12:45 - 13:00	Katona Renáta Katalin	BSc Önálló labor	CAN gateway megvalósítása (Bosch)	Tóth Csaba
13:00 - 13:15	Ratkovszki István	MSc Önálló labor 1	Androidos program írása hálózati kommunikáció monitorozására, adatok gyűjtésére	Tóth Csaba
13:15 - 13:30	Fehér Bálint	BSc Önálló labor	Akkumulátor monitorozó elektronika a Formula Student project számára	Scherer Balázs
13:30 - 13:45	Kulcsár Dávid	BSc Önálló labor	Hátsó vezérlőelektronika a Formula Student project számára	Scherer Balázs
13:45 - 14:00	Kisjuhász Marcell	BSc Önálló labor	Mesh hálózati protokollok összehasonlítása a Silabs számára	Scherer Balázs

**Időpont:** 2015. május 15. PÉNTEK

**Helyszín:** IE 224.

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Emri Balázs	MSc Diplomatervezés 1	Intelligens termosztát	Benesóczky Zoltán
8:30 - 8:45	Erős Péter	MSc Diplomatervezés 1	Kaputelefon power line kommunikációval	Benesóczky Zoltán
8:45 - 9:00	Fehérvári Áron Botond	BSc Önálló labor	Napkövetős parabola	Benesóczky Zoltán
9:00 - 9:15	Szekér Domonkos	BSc Önálló labor	Napkövetős parabola	Benesóczky Zoltán
9:15 - 9:30	Kovács Adrienn	N/A	Egyensúlyozás objektív minősítése.	Jobbágy Ákos
9:30 - 9:45	K. Tóth Lilla	N/A	Egyensúlyozás objektív minősítése.	Jobbágy Ákos
9:45 - 10:00	Kuzma Gábor	N/A	N/A	Eredics Péter
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Gungl Szilárd	BSc Önálló labor	EKG pacien skábel tesztelő készülék tervezés, készítés	Benesóczky Zoltán
10:30 - 10:45	Budavári Ruben Pál	BSc Önálló labor	Szervizműszer orvosi készülékek túlárám korlátozására és analizisére	Benesóczky Zoltán
10:45 - 11:00	Háda Tamás Menyhért	BSc Önálló labor	Android Bluetooth	Benesóczky Zoltán
11:00 - 11:15	Liptai András	BSc Önálló labor	Szívritmus figyelő	Benesóczky Zoltán
11:15 - 11:30	Pásztor Attila	BSc Önálló labor	Autós hálózatok fejlesztése (HIL 1.)	Tóth Csaba
11:30 - 11:45	Schmidt Zoltán	BSc Önálló labor	Autós hálózatok fejlesztése (HIL 2.)	Tóth Csaba
11:45 - 12:00	Rajnai Viktor	MSc Diplomatervezés 1	EKG témakör	Erdős Csanád

**Időpont:** 2015. május 15. PÉNTEK

**Helyszín:** IE 225.

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Bauman-Nagy István	MSc Önálló labor 2	Elektronikai alkatrészek részletes termikus szimulációja	Kovács házy Tamás
8:30 - 8:45	Hegedűs Csaba	MSc Önálló labor 1	Tesztrendszer CANopen és real-time linux felhasználásával (munkacím)	Kovács házy Tamás
8:45 - 9:00	Horváth Marcell	MSc Önálló labor 2	Nagykapacitású MLCC kondenzátorok élettartam vizsgálata	Kovács házy Tamás
9:00 - 9:15	Bauer Tamás	MSc Diplomatervezés 1	Teszt rendszer fejlesztése egy ipari hajtást irányító szoftver működésének automatikus ellenőrzésére	Scherer Balázs
9:15 - 9:30	Csávás Bálint	MSc Diplomatervezés 1	ASPICE szoftverfejlesztési process vizsgálata és alkalmazása	Scherer Balázs
9:30 - 9:45	Solymosi Áron	MSc Diplomatervezés 1	Automata kamerafókuszáló vezérlőegység fejlesztése	Scherer Balázs
9:45 - 10:00	Nyitrai Andor	MSc Diplomatervezés 1	Kép-, videoátvitel megvalósítása modern 32 bites mikrovezérlő és szub-GHz ISM sávú rádió használatával	Scherer Balázs
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Jenei Dávid	MSc Önálló labor 1	Linux beágyazott platformon	Kovács házy Tamás
10:30 - 10:45	Kalocsai Kristóf	BSc Önálló labor	HW támogatott IEEE 1588 alapú óraszinkronizáció beágyazott rendszerekben	Kovács házy Tamás
10:45 - 11:00	Kovács Kristóf András	MSc Diplomatervezés 1	Raspberry-PI alapú mobil platform továbbfejlesztése	Kovács házy Tamás
11:00 - 11:15	Sásdi Krisztián	MSc Önálló labor 2	Wi-Fi alkalmazása "Smart Home" környezetben	Kovács házy Tamás
11:15 - 11:30	Schulcz Attila	MSc Önálló labor 2	Repülőmodell fedélzeti elektronikájának fejlesztése	Kovács házy Tamás
11:30 - 11:45	Tóth Tibor	MSc Önálló labor 2	Autóipari kommunikációs hálózatok konformancia tesztelése	Naszály Gábor

**Időpont:** 2015. május 18. HETFO

**Helyszín:** FPGA Labor IE 321.

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Pécsi Gergely	MSc Diplomatervezés 1	OpenCL technológia FPGA eszközökön	Fehér Béla
8:30 - 8:45	Szabó Ákos Péter	MSc Önálló labor 1	Kinematikai szenzoradatok feldolgozása	Fehér Béla
8:45 - 9:00	Sós Bence László	BSc Önálló labor	Akusztikus MEMS szenzor vizsgálata	Fehér Béla
9:00 - 9:15	Vékony Gergő	MSc Önálló labor 1	Tesztkártya tervezése gyártási végteszteléshez	Fehér Béla
9:15 - 9:30	Virovecz Ádám	MSc Önálló labor 1	Dinamikus reconfigurálás Zynq eszközön	Fehér Béla
9:30 - 9:45	Juhász Attila	MSc Önálló labor 1	SPI egység System Verilog verifikációja	Fehér Béla
9:45 - 10:00	Balogh Márton	MSc Diplomatervezés 1	3D raszterizáló egység tervezése	Szántó Péter
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Ludányi Csaba	MSc Diplomatervezés 1	FPGA-val gyorsított algoritmusok vizsgálata	Szántó Péter
10:30 - 10:45	Sisák Mihály	MSc Önálló labor 1	Hullámtábla szintézer megvalósítása FPGA-val	Szántó Péter
10:45 - 11:00	Tolnai Dániel	BSc Önálló labor	MIPI CSI-2 interfész tervezése FPGA-val	Szántó Péter
11:00 - 11:15	Puppi Aurél	BSc Önálló labor	HDMI vevő tervezése Spartan-6 FPGA-ra	Szántó Péter
11:15 - 11:30	Pásztor Dávid	BSc Önálló labor	Hullámtábla szintézer mikrorendszerrel FPGA-n	Szántó Péter
11:30 - 11:45	Ujvári Ákos	BSc Önálló labor	Ericsson-DDR teszt platform fejlesztése	Lazányi János
11:45 - 12:00	Lippai Dániel	MSc Önálló labor 1	Ericsson DDR3 teszt NYÁK + HDMI interfész tervezése	Lazányi János
12:00 - 12:15	Hegedűs Csaba	MSc Önálló labor 1	ProDSP nagysebességű kamera interfész fejlesztése	Lazányi János
12:15 - 13:00	SZÜNET			
13:00 - 13:15	Fényes Imre	MSc Diplomatervezés 1	Mikrohullámú adatátvitel titkosítása FPGA-n	Raikovich Tamás
13:15 - 13:30	Bodnár Tibor	MSc Diplomatervezés 1	Akusztikus szenzorkártya tervezése FPGA-val	Raikovich Tamás
13:30 - 13:45	Such Ádám	MSc Önálló labor 1	FPGA alapú PCI Express kártya eszköz-meghajtó-fejlesztéshez	Raikovich Tamás
13:45 - 14:00	Elek Zoltán	MSc Önálló labor 2	Zynq alapú gyorsítók vizsgálata	Wacha Gábor
14:00 - 14:15	Szabó Gábor	MSc Önálló labor 2	Linux hangkártya tervezése	Wacha Gábor
14:15 - 14:30	Vezdén Eszter	BSc Önálló labor	Verilog IDE fejlesztése	Wacha Gábor
14:30 - 14:45	Murai János	MSc Önálló labor 1	OpenRISC CPU vizsgálata	Wacha Gábor
14:45 - 15:00	Nickl István	BSc Önálló labor	Microblaze multicore rendszer tervezése	Wacha Gábor

**Időpont:** 2015. május 19. KEDD

**Helyszín:** ThyssenKrupp Presta Hungary Kft.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
14:00 - 14:15	Barta Gábor Kevin	BSc Önálló labor	Kalibrációs protokoll proxy	Faragó Dániel
14:15 - 14:30	Csonka Bálint	BSc Önálló labor	Kalibrációs protokoll proxy	Faragó Dániel
14:30 - 14:45	Kiss Vincze Péter	BSc Önálló labor	A/D és GPIO driver	Faragó Dániel
14:45 - 15:00	Ötvös Ádám	BSc Önálló labor	Autóipari diagnosztika	Sisak Gergely
15:00 - 15:15	Prajcer Dániel	BSc Önálló labor	Induktív rotorpozíció-szenzor elektronikus kormányrendszerhez	Pavlisinec Gergely
15:15 - 15:30	SZÜNET			
15:30 - 15:45	Bányai Tamás	MSc Önálló labor 1	PMSM motorszabályzó megvalósítása FPGA-n	Balogh András
15:45 - 16:00	Marton Dániel	MSc Önálló labor 1	PMSM motorszabályzó megvalósítása Intelligens GDU-n	Balogh András
16:00 - 16:15	Pour Benedek	MSc Önálló labor 2	Abszolút szöginformáció előállítás CIPOS rendszerrel	Tibori Tamás

**Időpont:** 2015. május 20. SZERDA

**Helyszín:** DSP Labor IE 317.

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Koblász Kolos	MSc Önálló labor 1	Linearizált TETRA végfok tervezése	Sujbert László
8:45 - 9:00	Vadász István	MSc Diplomatervezés 1	Bluetooth alapú kézi sporteszköz fejlesztése	Sujbert László
9:00 - 9:15	Somogyi Dávid	MSc Önálló labor 1	Kamerák szinkronizációját biztosító áramkör tervezése sztereó kamerarendszerben	Sujbert László
9:15 - 9:30	Nika Márton	MSc Önálló labor 1	Basszusgitar hangjának fizikai alapú szintézise	Bank Balázs
9:30 - 9:45	Horváth Kristóf	MSc Diplomatervezés 1	Audio szűrők kerekítési jelenségeinek vizsgálata	Bank Balázs
9:45 - 10:00	SZÜNET			
10:00 - 10:15	Mészáros Márton	BSc Önálló labor	Kéztremegés objektív minősítése szenzorok segítségével	Dabóczi Tamás
10:15 - 10:30	Lakatos Róbert	BSc Önálló labor	Telemetria rendszer mozgó objektumok valós idejű ellenőrzésére	Dabóczi Tamás
10:30 - 10:45	Metzner Miklós	BSc Önálló labor	Telemetria rendszer mozgó objektumok valós idejű ellenőrzésére	Dabóczi Tamás
10:45 - 11:00	Tarjáni Péter	BSc Önálló labor	Telemetria rendszer mozgó objektumok valós idejű ellenőrzésére	Dabóczi Tamás
11:00 - 11:15	Rubics Vilmos	MSc Diplomatervezés 1	Véges bitszámon számoló program tesztelése	Kollár István

**Időpont:** 2015. május 20. SZERDA

**Helyszín:** DSP Labor IE 317.

**Elnök:** Orosz György

Idő	Név	Tantárgy	Cím	Konzulens
14:00 - 14:15	Gombos Attila	BSc Önálló labor	Jelfeldolgozás pythonban	Orosz György
14:15 - 14:30	Tóth Gábor	BSc Önálló labor	USB alapú hangkártya tervezése	Orosz György
14:30 - 14:45	Grabicza Gábor	BSc Önálló labor	Impedanciamérés hálózatanalizátor segítségével	Orosz György
14:45 - 15:00	Molnár Péter	MSc Diplomatervezés 1	Adatvesztés hatásának vizsgálata spektrumbecslő eljárásokra	Orosz György
15:00 - 15:15	Molnár Dániel	MSc Önálló labor 1	DSL kamera vezérlése PC-ről	Orosz György
15:30 - 15:45	Szatmári Bendegúz	MSc Önálló labor 1	Ethernet alapú elosztott jelfeldolgozó rendszer kiépítése	Orosz György
15:45 - 16:00	SZÜNET			
16:00 - 16:15	Szőke Kálmán Benjamin	MSc Önálló labor 1	Adaptív szűrők hatékony megvalósítása	Sujbert László
16:15 - 16:30	Borszuk Judit	MSc Önálló labor 2	Rádiós adatátviteli egység vevőjének automatizált funkcionális minősítése	Krébesz Tamás
16:30 - 16:45	Kardos Tamás	MSc Önálló labor 2	Rádiós adatátviteli egység vevőjének automatizált funkcionális minősítése	Krébesz Tamás
16:45 - 17:00	Farkas Péter	BSc Önálló labor	DAQ kártya automatizált vizsgálata beágyazott műszervezélésre alapozva	Krébesz Tamás
17:00 - 17:15	Tóth Eszter	MSc Önálló labor 1	Rádiós kommunikáció megvalósítása MSP430 processzoron	Orosz György
17:15 - 17:30	Kocsis Tamás	MSc Önálló labor 1	Váltóvezérlő teszteszköz tervezése	Orosz György
17:30 - 17:45	Pirkó Balázs	MSc Önálló labor 2	Valós idejű akkordfelismerés	Orosz Gy., Bank B.