

## Önálló labor és diplomaterv beszámolók

**Időpont:** 2014. május 14. SZERDA

**Helyszín:** FPGA labor IE 321

**Elnök:** -

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Ratkovszki István	BSc Önálló labor	A Xilinx readback capture vizsgálata	Wacha Gábor
8:30 - 8:45	Rácz Benedek	BSc Önálló labor	Újrafordítás nélküli FPGA debug módszerek	Wacha Gábor
8:45 - 9:00	Molnosi Kristóf	BSc Önálló labor	P2P alapú rendszerkép terjesztés	Wacha Gábor
9:00 - 9:15	Tóth Tibor	MSc Önálló labor 1	Android on FPGA	Wacha Gábor
9:15 - 9:30	Balogh Márton	MSc Önálló labor 1	3D grafika	Szántó Péter
9:30 - 9:45	Sisák Mihály	BSc Önálló labor	3D grafika	Szántó Péter
9:45 - 10:00	Papp Balázs	MSc Önálló labor 1	3D grafika	Szántó Péter
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Paczolay Gábor	BSc Önálló labor	PCIe	Szántó Péter
10:30 - 10:45	Berki Szabolcs	MSc Önálló labor 2	Microchip	Szántó Péter
10:45 - 11:00	Farkas Máté	MSc Diplomatervezés 1	FPGA vezérelt tesztelés	Fehér Béla
11:00 - 11:15	Tomis Zsolt	MSc Önálló labor 1	Automated generation of registers...	Fehér Béla
11:15 - 11:30	Such Ádám	BSc Önálló labor	TFTP bootloader	Raikovich Tamás
11:30 - 11:45	Fényes Imre	MSc Önálló labor 1	Ericssonos téma	Raikovich Tamás
11:45 - 12:00	Bodnár Tibor	MSc Önálló labor 1	Real-time Ethernet	Raikovich Tamás
12:00 - 13:00	SZÜNET			
13:00 - 13:15	Szikzsay László	MSc Diplomatervezés 1	BPF	Szántó Péter
13:15 - 13:30	Laczó Gyula	BSc Önálló labor	OpenFlow on FPGA	Fehér Béla
13:30 - 13:45	Pécsi Gergely	MSc Önálló labor 1	Általános Debugger logika JTAG interfészen	Fehér Béla
13:45 - 14:00	Vékony Gergő	BSc Önálló labor	NI FlexRIO tesztinterfész	Fehér Béla
14:00 - 14:15	Nagy András	MSc Diplomatervezés 1	Videójel feldolgozás heterogén platformon	Fehér Béla
14:15 - 14:30	Hoffmann Márk	MSc Önálló labor 2	Részecskezápor szimulátor	Fehér Béla
14:30 - 14:45	Virovecz Ádám	BSc Önálló labor	SPDIF interfész	Fehér Béla
14:45 - 15:00	Hasza Péter	BSc Önálló labor	FPGA s feladat: Cellular Automata DEMO	Fehér Béla
15:00 - 15:15	Szabó Gábor	MSc Önálló labor	FPGA alapú JTAG periféria	Fehér Béla
15:15 - 15:30	Pauló Rozália	MSc Önálló labor 1	Videókimenet multiplexer Zynq platformon futó Android rendszerhez	Wacha Gábor

**Időpont:** 2014. május 14. SZERDA

**Helyszín:** IE412

**Elnök:** Benesóczky Zoltán

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Dobiás Zoltán	BSc Önálló labor	Ultrahangos anemométer	Benesóczky Zoltán
8:30 - 8:45	Bártfai Dávid	BSc Önálló labor	Szívritmus figyelő	Benesóczky Zoltán
8:45 - 9:00	Szekeres Balázs	MSc Önálló labor 1	LED mátrix kijelző	Benesóczky Zoltán
9:00 - 9:15	Emri Balázs	MSc Önálló labor 1	Okos mérés, Smart house	Benesóczky Zoltán
9:15 - 9:30	Erős Péter	MSc Önálló labor 1	Közös feladat Emri Balázssal	Benesóczky Zoltán
9:30 - 9:45	Mongyi Zoltán	BSc önálló labor	POV LED kijelző	Benesóczky Zoltán
9:45 - 10:00	Gál Balázs	MSc Önálló labor 1	Funkciófejlesztés CAN alapú diagnosztikai szoftverhez	Naszály Gábor
10:00 - 10:15	Tóth Attila	BSc Önálló labor	Elektromágneses beavatkozók vizsgálata és tesztkörnyezet (HW & SW) fejlesztése	Dülk Ivor

**Időpont:** 2014. május 15. CSÜTÖRTÖK

**Helyszín:** DSP Labor IE 317

**Elnök:** Bank Balázs

Idő	Név	Tantárgy	Cím	Konzulens
8:15 - 8:30	Door Attila	BSc Önálló labor	Újrakonfigurálhatóság szenzorhálózatokban	Orosz György
8:30 - 8:45	Molnár Dániel	BSc Önálló labor	Valós idejű jelfeldolgozás Pythonban	Orosz György
8:45 - 9:00	Szatmári Bendegúz	BSc Önálló labor	USB alapú hangkártya tervezése	Orosz György
9:00 - 9:15	Varga Balázs	BSc Önálló labor	Hangkártya mintavételi frekvenciájának transzponálása	Orosz György
9:15 - 9:30	Magyar Bálint István	MSc Diplomatervezés 1	Processzor alapú rádióamatőr készülék tervezése	Orosz György
9:30 - 9:45	Nagy Péter	BSc Önálló labor	Jelfeldolgozási algoritmusok implementálása mitmóton	Dabóczi Tamás
9:45 - 10:00	Simon Dániel	MSc Diplomatervezés 1	Jelfeld alg fejl és impl mitmót mobilis gyors prototípusfejlesztő platformra	Dabóczi Tamás
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Makovecz Ádám	BSc Önálló labor	FM hangszintézis megvalósítása	Bank Balázs
10:30 - 10:45	Németh Dávid	BSc Önálló labor	Ritmusérzék-fejlesztő alkalmazás	Bank Balázs
10:45 - 11:00	Pituk Dávid	BSc Önálló labor	Tranzisztoros gitártorzító modellezése	Bank Balázs
11:00 - 11:15	Horváth Kristóf	MSc Önálló labor 1	Audio szűrők kvantálási hatásai	Bank Balázs
11:15 - 11:30	Simon Tibor	MSc Diplomatervezés 1	Hangszórók nemlineáris viselkedésének modellezése	Bank Balázs

**Időpont:** 2014. május 15. CSÜTÖRTÖK

**Helyszín:** FPGA labor IE 321

**Elnök:** -

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Ambrits Dániel	MSc Diplomatervezés 1	Affin	Szántó Péter
8:45 - 9:00	Garancsy Máté	MSc Diplomatervezés 1	De-interlacer	Szántó Péter
9:00 - 9:15	Ludányi Csaba	MSc Önálló labor 1	Játék VGA	Szántó Péter
9:15 - 9:30	Monostori Balázs	MSc Diplomatervezés 1	Super resolution	Szántó Péter
9:30 - 9:45	Csávás Bálint	MSc Diplomatervezés 1	HLS	Szántó Péter
9:45 - 10:00	Szeifert Dániel	MSc Önálló labor 1	HEVC dekóder	Szántó Péter
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Hegedűs Csaba	BSc Önálló labor	DDR memória vezérlő - dedikált core	Lazányi János
10:30 - 10:45	Gajdács András	MSc Önálló labor 1	DDR memória vezérlő (Ethernet)	Lazányi János
10:45 - 11:00	Bauer Tamás	MSc Önálló labor 1	JTAG -Ericsson	Lazányi János
11:00 - 11:15	Körmendi Krisztián	BSc Önálló labor	JTAG technolgies	Lazányi János
11:15 - 11:30	Magyar András Tamás	MSc Diplomatervezés 1	Alocsonyfogyasztású vezeték nélküli szenzorhálózat tervezése	Lazányi János
11:30 - 11:45	Slezsák Tamás	MSc Diplomatervezés 1	IEEE 1588 FPGA	Lazányi János

**Időpont:** 2014. május 16. PÉNTEK

**Helyszín:** DSP Labor IE 317

**Elnök:** Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
8:30 - 8:45	Rubics Vilmos	MSc Önálló labor 1	Rendszeridentifikáció	Kollár István
8:45 - 9:00	Szepesi Ádám	BSc Önálló labor	Ditherrel segített jelfeldolgozás	Kollár István
9:00 - 9:15	Vincze Zsolt	MSc Önálló labor 2	Geoelektro geofizikai monitoring rendszerhez mérésvezérlő SW fejlesztése	Krébesz Tamás
9:15 - 9:30	Vadász István	MSc Önálló labor 1	Vasúti súlymérő áramkör tesztelése, tesztkártya tervezése	Sujbert László
9:30 - 9:45	Csengeri Bálint	MSc Diplomatervezés 1	Fóliásátor adatgyűjtő és vezérlő egység tervezése	Orosz György
9:45 - 10:00	Frenyó Péter	MSc Diplomatervezés 1	Beltéri akusztikus lokalizáció és forrásazonosítás	Orosz György
10:00 - 10:15	Molnár Péter	MSc Önálló labor 1	Sokcsatornás audio adatfolyam dekódolása, lekeverése DSP alkalmazásával	Orosz György

**Időpont:** 2014. május 16. PÉNTEK

**Helyszín:** IE 225

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
9:00 - 9:15	Bihari Gábor	MSc Diplomatervezés 1	Elektronikus vezérlő tervezése a BME-motion csapat versenyautójához	Scherer Balázs
9:15 - 9:30	Makó Balázs	MSc Diplomatervezés 1	Mikrovezérlők debug interfészének illesztése LabVIEW FPGA környezethez	Scherer Balázs
9:30 - 9:45	Kovács Nóra Orsolya	MSc Önálló labor 2	Autóipari nyomá szenzor tápfeszültségének modellezése	Scherer Balázs
9:45 - 10:00	Marosi Csaba	BSc Önálló labor	LabVIEW FPGA alapú léptető motor vezérlés	Scherer Balázs
10:00 - 10:15	Dézsi Krisztián	MSc Diplomatervezés 1	Univerzális adatgyűjtő Androidra	Kovácsházy Tamás
10:15 - 10:30	Csizmazia László	MSc Önálló labor 2	Vezeték nélküli szenzorhálózat menedzsmentje Androiddal	Kovácsházy Tamás
10:30 - 10:45	Tóth Írisz	MSc Diplomatervezés 1	Szerver-menedzsmentkártya működtető szoftvere	Kovácsházy Tamás
10:45 - 11:00	Csordás Róbert	MSc Diplomatervezés 1	Almafa on-line számítási környezet újrafelhasználható komponensrendszere	Kovácsházy Tamás
11:00 - 11:15	Jenei Dávid	BSc Önálló labor	Intel Galileo kártya alkalmazása beágyazott rendszerekben	Kovácsházy Tamás

**Időpont:** 2014. május 16. PÉNTEK

**Helyszín:** IE 225

**Elnök:** Tóth Csaba

Idő	Név	Tantárgy	Cím	Konzulens
13:00 - 13:15	Solymosi Áron	MSc Önlab 1	Mező-orientált motorvezérlés megvalósítása a Bosch GS/TC osztályánál	Scherer Balázs
13:15 - 13:30	Hencz András	BSc Önálló labor	Klimakamra felügyelet megvalósítása a Bosch Budapesti telephelyén	Scherer Balázs
13:30 - 13:45	Nyitrai Andor	MSc Önlab 1	Új generációs processzorkártya fejlesztése TI alkatrészekkel az FRT project számára	Scherer Balázs
13:45 - 14:00	Góczán Bence Dávid	MSc Önálló labor 1	Magaslégköri ballon kamera képének feldolgozása	Naszály Gábor
14:00 - 14:15	Szijj Marietta	MSc Önálló labor 1	Szoftvertesztelési folyamat fejlesztése segédeszközök használatával	Naszály Gábor
14:15 - 14:30	Kovács Gábor	MSc Diplomatervezés 1	EKG adatgyűjtő egység	Tóth Csaba
14:30 - 14:45	Hajdu Tamás	MSc Diplomatervezés 1 (GTK Mechatronika)	Intelligens ház szoftverrendszerének tervezése	Tóth Csaba
14:45 - 15:00	Hegedűs Tamás Zoltán	MSc Diplomatervezés 1 (GTK Mechatronika)	Intelligens ház hardverrendszerének tervezése	Tóth Csaba

**Időpont:** 2014. május 19. HÉTFŐ

**Helyszín:** IE 225

**Elnök:** Kovácsházy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
9:00 - 9:15	Rébék Gábor	MSc Önálló labor 2	CAN FD kommunikációs protokoll vizsgálata	Kovácsházy Tamás
9:15 - 9:30	Kovács Kristóf András	MSc Önálló labor 1	Raspberry-PI alapú mobil platform továbbfejlesztése	Kovácsházy Tamás
9:30 - 9:45	Kurgyis Péter	MSc Diplomatervezés 1	Raspberry Pi alapú repülő drón megvalósítása	Naszály Gábor
9:45 - 10:00	Nagy Erika	MSc Önálló labor 1	Sugárzásmérő detektor illesztése LabVIEW környezetbe	Naszály Gábor

**Időpont:** 2014. május 19. HÉTFŐ  
**Helyszín:** ThyssenKrupp Presta Hungary Kft  
**Elnök:** Sujbert László

<b>Idő</b>	<b>Név</b>	<b>Tantárgy</b>	<b>Cím</b>	<b>Konzulens</b>
13:00 - 13:15	Hegy Balázs	MSc Önálló labor 2	FlexRay kontroller implementálása FPGA-ra	Balogh András
13:15 - 13:30	Veres Gábor	MSc Önálló labor 2	Ethernet alapú kommunikáció autóiipari rendszerekben	Balogh András
13:30 - 13:45	Horváth Gergely	MSc Önálló labor 2	Rugalmas, programozható illesztőegység hardver autóiipari terepbuszokhoz	Balogh András
13:45 - 14:00	Kupper Benedek	MSc Diplomatervezés 1	Autentikáció és rejtjelezés autóiipari beágyazott rendszerekben	Balogh András
14:00 - 14:15	Faragó Dániel	MSc Diplomatervezés 1	Terepbusz-illesztő autóiipari beágyazott rendszerek vizsgálatához	Pintér Gergely
14:15 - 14:30	Sisak Gergely	MSc Diplomatervezés 1	Beágyazott diagnosztikai megoldások autóiipari rendszerekben	Pintér Gergely
14:30 - 14:45	SZÜNET			
14:45 - 15:00	Bányai Tamás	BSc Önálló labor	Autóiipari diagnosztikai rendszerek	Balogh András
15:00 - 15:15	Takács József	BSc Önálló labor	Autóiipari diagnosztikai rendszerek	Balogh András
15:15 - 15:30	Teke Benjámín	BSc Önálló labor	Android az autóban	Balogh András
15:30 - 15:45	Marton Dániel	BSc Önálló labor	Android az autóban	Balogh András
15:45 - 16:00	Balaton György	BSc Önálló labor	Biztonsági megoldások beágyazott autóiipari rendszerekben	Balogh András