

Önálló labor és diplomaterv beszámolók

DSP Labor beszámolói

2012.május 10. Csütörtök

Helyszín: DSP Labor IE 317.

Bizottság:

Időpont	Név	Tantárgy	Előadás címe	Konzulens
8:15 - 8:30	Finta András		Mobil egyensúlyozó robot állapotterez szabályozása	Dabóczi Tamás
8:30 - 8:45	Szudi László		Mobil egyensúlyozó robot identifikációja	Dabóczi Tamás
8:45 - 9:00	Bihari Gábor	BSc önlab	Jelfeldolgozó processzor alapú fémdetektor továbbfejlesztése	Orosz György
9:00 - 9:15	Csengeri Bálint	BSc önlab	Digitális szűrőtervezés DSP-n	Orosz György
9:15 - 9:30	SZÜNET			
9:30 - 9:45	Mályusz Anna	MSc önlab 1	Akusztikus lokalizációs rendszer fejlesztése vezeték nélküli szenzorhálózattal	Orosz György
9:45 - 10:00	Mészáros Balázs	Diplomaterv 1	Intelligens kamera komponenseinek fejlesztése	Orosz György
10:00 - 10:15	Horváth András	MSc önlab 1	Szenzormodul illesztése LEGO NXT platformhoz	Orosz György
10:15 - 10:30	Ambrits Dániel	BSc önlab	Virtuális analóg szintetizátor megvalósítása VST környezetben	Bank Balázs
10:30 - 10:45	Frenyó Péter	BSc önlab	Gítárhang-szintézis digitális hullámvezetővel	Bank Balázs
10:45 - 11:00	SZÜNET			
11:00 - 11:15	Simon Tibor	BSc önlab	Késleltetőalapú effekt Chameleonon	Bank Balázs
11:15 - 11:30	Molnár Péter	BSc önlab	Zengetőeffekt megvalósítása VST környezetben	Bank Balázs
11:30 - 11:45	Meidl András	Diplomaterv 1	Csőves gitárerősítő fizikai modellezése	Bank Balázs
11:45 - 12:00	Szekeres Balázs	BSc önlab	Elektronikus mérleg jelfeldolgozó egységének fejlesztése	Orosz György
12:00 - 14:15	EBÉD			
14:15 - 14:30	Horváth András			Kollár István
14:30 - 14:45	Virosztek Tamás	MSc önlab 1		Kollár István
14:45 - 15:00	Beregi Bence	BSc önlab	Kísérleti hangrendszer tervezése házimozihoz	Orosz György
15:00 - 15:15	Gerzsenyi Marcell	MSc önlab 1	Ethernet alapú hanglejátszás DSP-vel	Orosz György
15:15 - 15:30	Dajka Attila	Diplomaterv 1	Firmware frissítő alkalmazás fejlesztése különböző típusú processzorokhoz	Orosz György
15:30 - 15:45	Fejes Péter	BSc önlab	Bluetooth kommunikáció felépítése	Kollár Zsolt
15:45 - 16:00	SZÜNET			
16:00 - 16:15	Zsiga Bálint	BSc önlab	Háttérvilágítás tervezése beltéri pozicionáló rendszerhez	Sujbert László
16:15 - 16:30	Szarvas Attila	MSc önlab 1	Aktív zajcsökkentés több referencijellel	Sujbert László
16:30 - 16:45	Rácz Tibor	MSc önlab 2	Ólomakkumulátor szimulátor	Sujbert László
16:45 - 17:00	Konkoly Balázs	MSc önlab 1	Üzemanyag-befecskendező szelepek vizsgálata	Sujbert László
17:00 - 17:15	Balogh Levente	BSc önlab	Audio erősítő vezérlése Bluetooth-szal	Sujbert László
17:15 - 17:30	Benyhe Tamás	Diplomaterv 1	Keskenysávú PLC modem alkalmazása intelligens hálózatokban	Sujbert László

FPGA Labor beszámoló

2012.május 10. Csütörtök

Helyszín: FPGA labor IE 321.

Bizottság:

Időpont	Név	Tantárgy	Előadás címe	Konzulens
8:15 - 8:30	Barabás Bonifác	Diplomaterv 1	Ipari kommunikációs rendszer modellezése és verifikációja	Fehér Béla
8:30 - 8:45	Liszbauer Tamás	Diplomaterv 1	Szoftver integrációs teszt fejlesztése	Fehér Béla
8:45 - 9:00	Chikán Viktor	MSc önlab 1	Custom built Vector Network Analyzer for Switching Mode Power Supplies	Fehér Béla
9:00 - 9:15	Kufcsák András	MSc önlab 1	PET képfeldolgozó	Fehér Béla
9:15 - 9:30	Farkas Máté	BSc önlab	Ericsson-JTAG	Fehér Béla
9:30 - 9:45	Slezsák Tamás	BSc önlab	FPGA CAN periféria	Fehér Béla
9:45 - 10:00	Parti Dániel	MSc önlab 1	Audio kodek tervezése	Szántó Péter
10:00 - 10:15	SZÜNET			
10:15 - 10:30	Bojtor István	BSc önlab	FPGA téma LOW POWER Design	Fehér Béla
10:30 - 10:45	Bodnár Tibor	BSc önlab	FPGA téma - Memória kérdések	Fehér Béla
10:45 - 11:00	Nagy András	BSc önlab	ERICSSON FPGA NoC rendszer	Fehér Béla
11:00 - 11:15	Tomis Zsolt	BSc önlab	FPGA Multiprocesszor	Fehér Béla
11:15 - 11:30	Nagy Erika	BSc önlab	Videofeldolgozó algoritmus LOGSYS SP/ kártyán	Raikovich Tamás
11:30 - 11:45	Szabó István	Diplomaterv 1	Memória lenyomat vizsgálata	Lazányi János
11:45 - 12:00	Wacha Gábor	Diplomaterv 1	HW/SW Cosim	Lazányi János
12:00 - 13:00	EBÉD			
13:00 - 13:15	Makó Balázs	MSc önlab 1	FPGA lebegőpontos DSP aritmetika	Fehér Béla
13:15 - 13:30	Hoffman Márk	BSc önlab	LOGSYS_DOT_MATRIX	Fehér Béla
13:30 - 13:45	Magyar Bálint	BSc önlab	Kapcsoló üzemű tápegység	Lazányi János
13:45 - 14:00	Kertész Lóránd-Tamás	MSc önlab 1	Mérésadatgyűjtő modul	Lazányi János
14:00 - 14:15	Hadady Gergely	MSc önlab 1	FPGA-IO kártya - AMC Europe Kft	Lazányi János
14:15 - 14:30	Zöldhegyi Walter	Diplomaterv 1	Memória öregedés	Lazányi János
14:30 - 14:45	Varga Norbert Attila	MSC Önlab 2.	H264 dekóder	Szántó Péter
14:45 - 15:00	Árva Ferenc	MSC Önlab 2.	PCIe interfész	Szántó Péter
15:00 - 15:15	Kramcsák Attila	Diplomaterv 1	Spindinamika GPU-n	Szántó Péter
15:15 - 15:30	Bótor Dávid	Diplomaterv 1	Képfeldolgozás OpenCL használatával	Szántó Péter
15:30 - 15:45	SZÜNET			
15:45 - 16:00	Gács Gergő	MSc önlab 1	Achronix	Szántó Péter
16:00 - 16:15	Málnási-Csizmadia Örs	MSc önlab 1	Affin transzformáció	Szántó Péter
16:15 - 16:30	Horváth Tamás	MSc önlab 1	System Verilog verification	Fehér Béla
16:30 - 16:45	Fejér Attila	MSc önlab 1	NetFPGA packet processor + TOE	Fehér Béla
16:45 - 17:00	Szikszy László	BSc önlab	Hangszintézer	Szántó Péter
17:00 - 17:15	Garancsy Máté	BSc önlab	2D VGA periféria	Szántó Péter
17:15 - 17:30	Goda Sándor	MSc önlab 1	ADC szimulációs modell	Szántó Péter
17:30 - 17:45	Várszegi János	MSc önlab 1	LabVIEW FPGA SENT interfész tervezése	Fehér Béla

NES Labor beszámoló

2012.május 9. Szerda

Helyszín: IE 225.

Bizottság: Benesóczky Zoltán, Naszály Gábor

Időpont	Név	Tantárgy	Előadás címe	Konzulens
	Varjasi Tamás	BSc önlab	Dob trigger	Benesóczky Z.
	Muzsnai Sámuel	MSc önlab 2	Motorbicikli riasztó	Benesóczky Z.
	Prinner Csaba	Diplomaterv 1	Mikrokontrolleres debugger	Benesóczky Z.
	Auer Gábor	Diplomaterv 1	Általános célú színes adatmegjelenítő készülék tervezése	Benesóczky Z.
	Ábrám Gergő	MSc önlab 1	Univezális gyártást támogató eszköz	Benesóczky Z.
	Ungi Péter	BSc önlab	Flexray fejlesztések	Naszály G.
	Bordás Tamás	MSc önlab 1	Flexray fejlesztések (Közös Ungi Péterrel)	Naszály G.
	Podmaniczky Nándor	MSc önlab 1	Flexray fejlesztések (Közös Ungi Péterrel)	Naszály G.
	Sipos-Takáts Bence László	Diplomaterv 1	Elektromosan kommutált villanymotorok EMC-optimalizált vezérlése	Naszály G.
	Mező Dániel	Diplomaterv 1	Digitális oszcilloszkópok offline adatait elemző és feldolgozó szoftver keretrendszer	Naszály G.

2012.május 10. Csütörtök

Helyszín: IE 225.

Bizottság: Kovácsházy Tamás, Csordás Péter

Időpont	Név	Tantárgy	Előadás címe	Konzulens
	Rébék Gábor	BSc önlab	Vezeték nélküli szenzorhálózatok alkalmazása borászatban	Kovács házy T.
	Erdelics Gerzson	BSc önlab	Vezeték nélküli szenzorhálózatok alkalmazása (Rébék Gáborral közösen)	Kovács házy T.
	Milos Roland	Diplomaterv 1	FPGA alapú busz analízátor és beavatkozó	Kovács házy T.
	Várszegi Dániel	MSc önlab 1	HW támogatott IEEE 1588 alapú óraszinkronizáció beágyazott operációs rendszerekben	Kovács házy T.
	Pethő Zsombor	MSc önlab 2	Vezeték nélküli hálózat monitorozása (Silicon Labs)	Kovács házy T.
	Ferencz Bálint	Diplomaterv 1	HW támogatott IEEE 1588 alapú óraszinkronizáció Linux alatt	Kovács házy T.
	Kalmár A. Márton	MSc önlab 2	Android alkalmazása beágyazott rendszerekben (betegség miatt nem vesz részt)	Kovács házy T.
	Szebenyei Máté	MSc önlab 2	FRT Release2 SW keretrendszer integráció és karbantartás	Csordás P.
	Selmecei Gáspár	Diplomaterv 1	Fékpád tervezése 3-fázisú BLDC motorokhoz	Csordás P.
	Boskovitz Dávid	MSc önlab 2	PB0xA ESRA tápegység tesztelő berendezés fejlesztése	Csordás P.
	Tóth Attila	MSc önlab 2	Automatikus validációs környezet fejlesztése TESRA rendszerhez	Csordás P.

2012.május 11. Péntek
Helyszín: IE 224.
Bizottság: Tóth Csaba, Scherer Balázs

Időpont	Név	Tantárgy	Előadás címe	Konzulens
	Máhr Dávid	Diplomaterv 1	Otthoni segítő robot autonóm navigációjának tervezése	Tóth Csaba
	Németh Péter	Diplomaterv 1	Adatgyűjtő-vezérlő hálózati rendszer tervezése otthoni alkalmazásokhoz	Tóth Csaba
	Kun Zoltán	MSc önlab 2	"Mosolyautomata" (Széll Andrással közösen)	Tóth Csaba
	Bevíz Péter	MSc önlab 2	Digitális árcédula (SiLabs feladat)	Tóth Csaba
	Szóke Gábor	BSc önlab	Kormány-műszerfal tervezése Formula Student versenyautóhoz	Tóth Csaba
	Diófási Áron	BSc önlab	Mozgásdetektálás és arcfelismerés vizsgálata OpenCV környezetben (Széll Andrással közösen)	Tóth Csaba
	Kalmár Gábor	BSc önlab	FRT Battery Monitoring System fejlesztés az első generációs FSE autóhoz	Scherer Balázs
	Zombori Attila	MSc önlab 1	Cortex M3 alapú CAN teszter továbbfejlesztése	Scherer Balázs
	Harsányi Balázs Bence	BSc önlab	BurnIn teszter vizsgálata	Scherer Balázs
	Török Csaba	MSc önlab 1	Autóipari segéd mikrovezérlő"vezérlő" bootprogramozása	Scherer Balázs
	Boda Tamás	MSc önlab 1	Automatizált debuggolás WinIDEA segítségével CANoe tesztkörnyezetben	Scherer Balázs
	Vandra Ákos	MSc önlab 2	ARM Cortex Magú rendszerek debuggolása és esemény nyomonkövetése	Scherer Balázs
	Treszkai László	MSc önlab 2	FRT műszerfal fejlesztése	Scherer Balázs
	Bankó Barnabás	MSc önlab 1	Körödmérő készítése az FRT projecthez	Scherer Balázs
	Bakalár Dániel	BSc önlab	Újgenerációs FRT Battery Monitoring System fejlesztés	Scherer Balázs
	Nagy Balázs	Diplomaterv 1	Automatizált teszter fejlesztése mérő távadókhoz	Scherer Balázs