

Önálló labor és diplomaterv beszámolók

Időpont: 2019. május 17. PÉNTEK

Helyszín: IE 225.

Elnök: Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
13:15 – 13:30	Kanál Attila Károly	MSc Diplomatervezés 1	IoT alapú megoldás beltéri levegőminőség vizsgálatára	Kovács Tamás
13:30 – 13:45	Csonka Tamás	MSc Diplomatervezés 1	UWB kártya fejlesztése Beaglebone egykártyás számítógéphez	Kovács Tamás
13:45 – 14:00	Várallyay Sámuel	MSc Diplomatervezés 1	Visual GATT Editor változásainak implementálása	Kovács Tamás
14:00 – 14:15	Hollós Ádám	MSc Önálló labor 1	Mesteróra Beaglebone Cape fejlesztése	Kovács Tamás
14:15 – 14:25	Hargitai Bálint	BSc Önálló labor	Adatbányászati módszerek, gépi tanulás alkalmazása agyi aktivitások klasszifikálására	Jobbágy Ákos
14:30 – 14:45	Sebők Bence	MSc Önálló labor 1	Bluetooth Mesh hálózatok teljesítményének tesztelése Silabs EFR32 eszközökkel	Naszály Gábor
14:45 – 15:00	Puppi Aurél Ádám	MSc Diplomatervezés 1	FFT alapú DTMF detektor algoritmus megvalósítási lehetőségeinek vizsgálata	Naszály Gábor

Időpont: 2019. május 20. HÉTFŐ

Helyszín: IE 225.

Elnök: Kovács Tamás

Idő	Név	Tantárgy	Cím	Konzulens
9:00 – 9:15	Bajnóczky Balázs	BSc Önálló labor	Egycsatornás EKG PSoC-vel	Benes Zoltán
9:15 – 9:30	Hartyányi Gábor	BSc Önálló labor	Adatgyűjtő Connected Launchpaddal	Kovács Tamás
9:30 – 9:45	Horváth Tamás	BSc Önálló labor	Adatgyűjtés méhkaptárból	Kovács Tamás
9:45 – 10:00	Kenyeres Norbert Gábor	BSc Önálló labor	RGB LED vezérlés	Kovács Tamás
10:00 – 10:15	SZÜNET			
10:15 – 10:30	Wiesner András	BSc Önálló labor	Adatgyűjtő hálózati kapcsolattal	Kovács Tamás
10:30 – 10:45	Molnár Balázs	BSc Önálló labor	Autonóm modellautó HW fejlesztése	Kovács Tamás
10:45 – 11:00	Hartung Júlia	BSc Önálló labor	Soros LED vezérlés	Kovács Tamás
11:00 – 11:15	Schmidl Gergő Tamás	BSc Önálló labor	Bluetooth Low Energy szenzor adatainak begyűjtése	Naszály Gábor
11:15 – 11:30	Stermeckzi Boglár Ágnes	BSc Önálló labor	RGB LED vezérlés környezeti paraméterektől függően	Naszály Gábor

Időpont: 2019. május 20. HÉTFŐ

Helyszín: IE 225.

Elnök: Tóth Csaba

Idő	Név	Tantárgy	Cím	Konzulens
13:15 – 13:30	Szappanos Miklós	MSc Diplomatervezés 1	Vezeték nélküli energiagyűjtő vibrációs analizátor fejlesztése	Tóth Csaba
13:30 – 13:45	Bálint Áron	BSc Önálló labor	3D egér/tracker megvalósítása Silicon Labs Thunderboard Sense 2 board segítségével	Tóth Csaba
13:45 – 14:00	Tomori Péter Dávid	BSc Önálló labor	Otthonautomatizálás megvalósítása Silicon Labs Thunderboard Sense 2 board segítségével	Tóth Csaba
14:00 – 14:15	Szabó Zsolt	MSc Diplomatervezés 1	Diagnosztikai szoftverek fejlesztése egyedi integrált áramkörhöz	Scherer Balázs
14:15 – 14:25	Szakos Éva	MSc Diplomatervezés 1	Adatgyűjtő hálózat fejlesztése Bluetooth alapú helyzet-meghatározó rendszerhez	Scherer Balázs
14:30 – 14:45	Kovács Norbert	MSc Önálló labor 1	Demostrációs célú ECU építése az IE225-ös laborhoz	Scherer Balázs
14:45 – 15:00	Ádám Zoltán	BSc Önálló labor	Saját ECU építése	Scherer Balázs
15:00 – 15:15	SZÜNET			
15:15 – 15:30	Vágó Richárd	BSc Önálló labor	Trace adatok mérése és feldolgozása ARM Cortex mikrovezérlőkhoz	Scherer Balázs
15:30 – 15:45	Erdei Dávid Norbert	BSc Önálló labor	Napelemes táplálású alacsony fogyasztású Bluetooth-os szenzor tervezése	Scherer Balázs
15:45 – 16:00	Fucskó Máté	MSc Diplomatervezés 1	Kapcsolóüzemű tápegység tervezése	Dülk Ivor
16:00 – 16:15	Szigeti Bence	MSc Diplomatervezés 1	Fotovoltaikus erőművek szimulációja és veszteségeinek vizsgálata	Dülk Ivor
16:15 – 16:30	Csökoly Kristóf	MSc Önálló labor 1	Napelemes K+F - MPPT algoritmusok	Dülk Ivor
16:30 – 16:45	Fülöp Erik	MSc Önálló labor 1	Napelemes K+F - Teljesítmény optimalizáció	Dülk Ivor

Időpont: 2019. május 20. HÉTFŐ

Helyszín: IE 320.

Elnök: Orosz György

Idő	Név	Tantárgy	Cím	Konzulens
8:30 – 8:45	Ossik László	MSc Önálló labor 1	Akusztkus jelek automatikus osztályozása beágyazott rendszerekben	Orosz György
8:45 – 9:00	Gera Nándor	MSc Önálló labor 1	Akusztkus lokalizáció mikrofontömb segítségével	Orosz György
9:00 – 9:15	Fónai Martin	BSc Önálló labor	Genetikus algoritmusok használata termikus modellek identifikációjára	Orosz György
9:15 – 9:30	Kőrösi Dániel	BSc Önálló labor	Processzor alapú fémdetektor fejlesztése	Orosz György
9:30 – 9:45	Tunner Kristóf	MSc Önálló labor 1	Tolatókamera és radar fejlesztése Raspberry Pi 3 segítségével	Orosz György
9:45 – 10:00	Varga Tamás	MSc Önálló labor 1	Tolatókamera és radar fejlesztése Raspberry Pi 3 segítségével	Orosz György
10:00 – 10:15	SZÜNET			
10:15 – 10:30	Czifra Balázs	BSc Önálló labor	Egyszerűsítő robot fejlesztése gyors prototípus eszközökkel	Dabóczi Tamás
10:30 – 10:45	Bauer Péter	MSc Diplomatervezés 1	Szenzorfüzió önvezető autókban	Dabóczi Tamás
10:45 – 11:00	Hermann Izsák	BSc Önálló labor	Impedancia mérése mikrokontroller segítségével	Renczes Balázs
11:00 – 11:15	Gracia Dániel	BSc Önálló labor	Széléróművek termelés-előrejelzésének támogatása	Renczes Balázs
11:15 – 11:30	Nagy Mihály	MSc Önálló labor 2	Mérésadatgyűjtő rendszer tervezése és implementációja	Pálfi Vilmos
11:30 – 11:45	Szabados Paszkál	MSc Önálló labor 1	GPS és gyorsulásmérő alapú okosóra tervezése	Pálfi Vilmos

Időpont: 2019. május 20. HÉTFŐ

Helyszín: IE 320.

Elnök: Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
12:30 – 12:45	Palkó András	MSc Diplomatervezés 1	Spektrumbecslés adatvesztés esetén	Sujbert László
12:45 – 13:00	Járó Áron	MSc Diplomatervezés 1	Szinkronizált mérés fejlesztése térbeli enkóderhez	Sujbert László
13:00 – 13:15	Ország Bence	BSc Önálló labor	Egyszerűsített aktív zajcsökkentő rendszer	Sujbert László
13:15 – 13:30	Ruff Benedek	BSc Önálló labor	Szimulációs környezetek vizsgálata szenzorfejlesztéshez	Sujbert László
13:30 – 13:45	Somogyi Kristóf	BSc Önálló labor	Automata mérések megvalósítása GPIB műszervezélésre alapozva	Krébesz Tamás
13:45 – 14:00	Káli András	MSc Önálló labor 2	Beágyazott vezetékek nélküli technológiák vizsgálata	Krébesz Tamás
14:00 – 14:15	SZÜNET			
14:15 – 14:30	Magyar Marcell	BSc Önálló labor	IoT eszköz alapú adatgyűjtő rendszer	Krébesz Tamás
14:30 – 14:45	Freisinberger Kristóf	BSc Önálló labor	Komplex burkolóra alapozott információfeldolgozás SDR platformon	Krébesz Tamás
14:45 – 15:00	Szegszárdy Máté	MSc Önálló labor 1	Kétdimenziós rendszerek rezgésének numerikus modellezése	Bank Balázs
15:00 – 15:15	Konyári András	MSc Diplomatervezés 1	Hammond orgona hangjának modellalapú szintézise	Bank Balázs
15:15 – 15:30	Szabó Áron	MSc Önálló labor 1	Additív szintézis megvalósítása a frekvenciatartományban	Bank Balázs
15:30 – 15:45	Szemerey Helén	BSc Önálló labor	Hangfelvételek automatikus kottázása	Bank Balázs

Időpont: 2019. május 22. SZERDA

Helyszín: thyssenkrupp Components Technology Hungary Kft.

Elnök: Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
14:00 – 14:15	Boronyák Ádám	MSc Önálló labor 2	ECU kalibráció CAN FD hálózaton	Knoll Tímea
14:15 – 14:30	Fekets György	BSc Önálló labor	Biztonsági megoldások autóiipari beágyazott rendszerekben	Pintér Gergely
14:30 – 14:45	Kotnyek Bence	MSc Önálló labor 1	Beágyazott kódgenerátorok tesztelése	Szikszay László
14:45 – 15:00	Sándor Szilárd	BSc Önálló labor	AUTOSAR SWC-k megfigyelhetőségi vizsgálata szabványos UDS szolgáltatások használatával	Róth Ádám

Időpont: 2019. május 22. SZERDA

Helyszín: FPGA Labor IE 321.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
9:00 – 9:30	Markos Péter	BSc Önálló labor	Record-Playback alkalmazás fejlesztése ADAS rendszerekhez LabVIEW környezetben	Fehér Béla
9:30 – 10:00	Sághy Dániel	BSc Önálló labor	FFT algoritmus megvalósítása Xilinx FPGA HW-en	Fehér Béla
	Nagy Balázs	BSc Önálló labor		
10:00 – 10:15	Ordasi Zoltán	BSc Önálló labor	Konvolúciós neurális hálózatok megvalósítási lehetőségei FPGA eszközökkel	Fehér Béla
10:15 – 10:30	Cseppentő Zoltán	BSc Önálló labor		
10:30 – 10:45	Bazsó Sándor	BSc Önálló labor	Molekulák virtuális szűrésének megvalósítása Logsys Kintex-7 kártyán	Szántó Péter
SZÜNET				
10:45 – 11:15	Németh János András	MSc Önálló labor 1	Nagysebességű kamerainterfész verifikációja	Fehér Béla
11:15 – 11:30	Kiss Tamás	MSc Önálló labor 1		
11:30 – 11:45	Farkas Tamás	MSc Önálló labor 1	Molekulák virtuális szűrésének megvalósítása Xilinx SDAccel használatával	Szántó Péter
11:45 – 12:00	Gulyás Tamás	MSc Önálló labor 1		
12:00 – 12:15	Sági András	MSc Diplomatervezés 1	Egy UART modul teljes formális verifikációja	Fehér Béla
12:00 – 12:15	Sági András	MSc Diplomatervezés 1		