

Önálló labor és diplomaterv beszámoló

Időpont: 2018. december 5. SZERDA

Helyszín: FPGA Labor IE 321.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
9:00 – 9:15	Somogyi Kristóf	BSc Témalabor	Ping-pong játék VGA-an	Szántó Péter
	Sághy Dániel	BSc Témalabor	Ping-pong játék VGA-an	
9:15 – 9:30	Markos Péter	BSc Témalabor	Gyorsulás érzékelős platformjáték	Fehér Béla
	Fekets György	BSc Témalabor	Gyorsulás érzékelős platformjáték	
9:30 – 9:40	Kőrösi Dániel	BSc Témalabor	Break-out	Szántó Péter
9:40 – 9:50	Ruff Benedek	BSc Témalabor	Ping-pong LCD	Szántó Péter
9:50 – 10:00	Bazsó Sándor	BSc Témalabor	PAC MAN	Szántó Péter
10:00 – 10:10	Nagy Balázs	BSc Témalabor	Space Invader	Fehér Béla
10:10 – 10:20	Hargitai Bálint Zoltán	BSc Témalabor	Snake	Fehér Béla
10:20 – 10:30	Ordasi Zoltán	BSc Témalabor	Fallabda	Fehér Béla
10:30 – 10:40	Cseppentő Zoltán	BSc Témalabor	Platform játék	Fehér Béla

Időpont: 2018. december 6. CSÜTÖRTÖK

Helyszín: DSP Labor IE 317.

Elnök: Bank Balázs

Idő	Név	Tantárgy	Cím	Konzulens
9:00 – 9:15	Konyári András	MSc Önálló labor 2	Hammond orgona fizikai modellezése	Bank Balázs
9:15 – 9:30	Nagy Soma	MSc Önálló labor 2	Ethernet alapú kommunikáció megvalósítása DSP-n	Pálfi Vilmos
9:30 – 9:45	Nagy Mihály Péter	MSc Önálló labor 1	Mérésadatgyűjtő rendszer tervezése és implementációja	Pálfi Vilmos
9:45 – 10:00	Káli András	MSc Önálló labor 1	Beágyazott vezetékek nélküli technológiák vizsgálata	Krébesz Tamás

Időpont: 2018. december 7. PÉNTEK

Helyszín: DSP Labor IE 317.

Elnök: Sujbert László

Idő	Név	Tantárgy	Cím	Konzulens
13:00 – 13:15	Palkó András	MSc Önálló labor 2	Adatvesztési modellek frekvenciatartománybeli vizsgálata	Sujbert László
13:15 – 13:30	Járó Áron	MSc Önálló labor 2	Diszkrét hangrögzítő tervezése	Sujbert László
13:30 – 13:45	Dudás Dávid Bence	MSc Diplomatervezés 1	Force-sensing resistor technológiára épülő erőmérőrendszer fejlesztése	Sujbert László
13:45 – 14:00	Boronyák Ádám	MSc Önálló labor 1	CAN-FD kommunikáció megvalósítása autóiipari környezetben	Sujbert László
14:00 – 14:15	Ország Bence László	BSc Témalabor	Zajszűrés szűrőbank segítségével	Sujbert László
14:15 – 14:30	Fónai Martin	BSc Témalabor	Impedanciamérés DSP segítségével	Orosz György
14:30 – 14:45	Nagy Simon József	BSc Témalabor	Vasúti terepasztal rezgésjeleinek mérése és feldolgozása	Orosz György

Időpont: 2018. december 7. PÉNTEK

Helyszín: IE 225.

Elnök: Kovács házy Tamás

Idő	Név	Tantárgy	Cím	Konzulens
8:15 – 8:30	Csipor János	MSc Önálló labor 2	EEG headset	Benesóczky Zoltán
8:30 – 8:40	Áron Bálint	BSc Témalabor	UH távolságmérő	Benesóczky Zoltán
8:40 – 8:50	Tomori Péter Dávid	BSc Témalabor	Midis dobtrigger	Benesóczky Zoltán
8:50 – 9:00	Erdei Dávid Norbert	BSc Témalabor	Pulzusmérő	Benesóczky Zoltán
9:00 – 9:10	Vágó Richárd	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül 3	Scherer Balázs
9:10 – 9:20	Ádám Zoltán	BSc Témalabor	Fedélzeti ECU fejlesztés	Scherer Balázs
9:20 – 9:35	Szapannos Miklós	MSc Önálló labor 2	Vezeték nélküli energiagyűjtő vibrációs analízator fejlesztése	Tóth Csaba
9:35 – 9:45	Bajnóczky Balázs	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül 1a	Tóth Csaba
9:45 – 10:00	Magyar Marcell	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül 1b	Tóth Csaba
10:00 – 10:15	SZÜNET			
10:15 – 10:25	Molnár Balázs	BSc Témalabor	Visszapillantó tükör vezérlése LIN hálózaton keresztül 2	Tóth Csaba
10:25 – 10:40	Bado Dávid	MSc Diplomatervezés 1	Felhasználóbarát okosotthon megoldás fejlesztése	Kovács házy Tamás
10:40 – 10:55	Várallyay Sámuel	MSc Önálló labor 2	Vezeték nélküli óraszinkronizációs megoldás tesztelése és teljesítményének a javítása	Kovács házy Tamás
10:55 – 11:05	Horváth Tamás	BSc Témalabor	Adatgyűjtés méhkaptárból	Kovács házy Tamás
11:05 – 11:15	Kenyeres Norbert Gábor	BSc Témalabor	RGB LED vezérlés	Kovács házy Tamás
11:15 – 11:25	Wiesner András	BSc Témalabor	Mutiméter	Kovács házy Tamás

Időpont: 2018. december 7. PÉNTEK

Helyszín: IE 225.

Elnök: Jobbágy Ákos

Idő	Név	Tantárgy	Cím	Konzulens
13:15 – 13:30	Szakos Éva	MSc Önálló labor 2	A légzés hatásának kompenzálása indirekt vérnyomásmérés során	Jobbágy Ákos
13:30 – 13:45	Kardos Bálint	MSc Diplomatervezés 1	Holter EKG monitor tervezése	Jobbágy Ákos
13:45 – 14:00	Kanál Attila Károly	MSc Önálló labor 2	Környezeti monitorozó rendszer levegőminőség vizsgálatára	Kovács házy Tamás
14:00 – 14:15	Csonka Tamás	MSc Önálló labor 2	Autóipari átjárómodul szoftver prototípusának fejlesztése	Kovács házy Tamás
14:15 – 14:25	Hartung Júlia	BSc Témalabor	Soros LED vezérlés	Kovács házy Tamás
14:25 – 14:40	Hartyányi Gábor	BSc Témalabor	Adatgyűjtő	Kovács házy Tamás
	Tibély Orsolya Sára	BSc Témalabor	Adatgyűjtő	Kovács házy Tamás
14:40 – 14:55	Sági András	MSc Önálló labor 2	Okos otthon rendszer Raspberry Pi alapon	Naszály Gábor
14:55 – 15:05	Czifra Balázs	BSc Témalabor	Digitális alkoholszonda	Naszály Gábor
15:05 – 15:15			SZÜNET	
15:15 – 15:25	Schmidl Gergő Tamás	BSc Témalabor	RGB LED vezérlés	Naszály Gábor
15:25 – 15:35	Novák Attila	BSc Témalabor	PV karakterisztika felvevő	Dülk Ivor
15:35 – 15:45	Hermann Izsák	BSc Témalabor	Digitális SMPS	Dülk Ivor
15:45 – 16:00	Tóth András	MSc Diplomatervezés 1	Szigetüzemű hőmérséklet mérő egység tervezése (node)	Dülk Ivor
16:00 – 16:15	Csóke Lóránt Tibor	MSc Önálló labor 2	PV rendszer szimulátor	Dülk Ivor
16:15 – 16:30	Szigeti Bence	MSc Önálló labor 2	PV degradációs modellek	Dülk Ivor

Időpont: 2018. december 10. HÉTFŐ

Helyszín: FPGA Labor IE 321.

Elnök: N/A

Idő	Név	Tantárgy	Cím	Konzulens
9:00 – 9:15	Szabó Zsolt	MSc Önálló labor 2	ProDSP: GigE Vision	Szántó Péter
9:15 – 9:30	Bauer Péter	MSc Önálló labor 2	Ping-pong labda helyzetének detektálása	Székely A/Szántó P.
9:30 – 9:45	Murányi Péter	MSc Diplomatervezés 1	Képfeldolgozás neurális hálózatokkal Xilinx FPGA-n	Fehér Béla
9:45 – 10:00	Szabóné Werkman Virág	MSc Önálló labor 2.	Képfeldolgozás FPGA-val	Fehér Béla
10:00 – 10:15	Boroznaki Dániel	MSc Önálló labor 2.	PCIe DMA	Raikovich Tamás
10:15 – 10:30	Dömök Dániel	BSc Témalabor	Terminal megvalósítása FPGA-val	Raikovich Tamás